

From the INTERNATIONAL BUREAU

PCT

NOTIFICATION CONCERNING SUBMISSION OR TRANSMITTAL OF PRIORITY DOCUMENT

(PCT Administrative Instructions, Section 411)

To:

SAKAI, Hiroaki Tokyo Club Building 2-6, Kasumigaseki 3-chome Chiyoda-ku, Tokyo 100-0013 JAPON

81	ΚΛΙ
SEP	6. 2001
REC	EIVED

Date of mailing (day/month/year) 30 August 2001 (30.08.01)	
Applicant's or agent's file reference 525470WO01	IMPORTANT NOTIFICATION
International application No. PCT/JP01/03952	International filing date (day/month/year) 11 May 2001 (11.05.01)
International publication date (day/month/year) Not yet published	Priority date (day/month/year) 22 May 2000 (22.05.00)
Applicant MITSUBISHI DENKI KABUSHIKI KAISHA et al	· · · · · · · · · · · · · · · · · · ·

- 1. The applicant is hereby notified of the date of receipt (except where the letters "NR" appear in the right-hand column) by the International Bureau of the priority document(s) relating to the earlier application(s) indicated below. Unless otherwise indicated by an asterisk appearing next to a date of receipt, or by the letters "NR", in the right-hand column, the priority document concerned was submitted or transmitted to the International Bureau in compliance with Rule 17.1(a) or (b).
- 2. This updates and replaces any previously issued notification concerning submission or transmittal of priority documents.
- 3. An asterisk(*) appearing next to a date of receipt, in the right-hand column, denotes a priority document submitted or transmitted to the International Bureau but not in compliance with Rule 17.1(a) or (b). In such a case, the attention of the applicant is directed to Rule 17.1(c) which provides that no designated Office may disregard the priority claim concerned before giving the applicant an opportunity, upon entry into the national phase, to furnish the priority document within a time limit which is reasonable under the circumstances.
- 4. The letters "NR" appearing in the right-hand column denote a priority document which was not received by the International Bureau or which the applicant did not request the receiving Office to prepare and transmit to the International Bureau, as provided by Rule 17.1(a) or (b), respectively. In such a case, the attention of the applicant is directed to Rule 17.1(c) which provides that no designated Office may disregard the priority claim concerned before giving the applicant an opportunity, upon entry into the national phase, to furnish the priority document within a time limit which is reasonable under the circumstances.

Priority date Priority application No. Country or regional Office of priority document

22 May 2000 (22.05.00) 2000-150535 JP 29 June 2001 (29.06.01)

The International Bureau of WIPO 34, chemin des Colombettes 1211 Geneva 20, Switzerland

Authorized officer

Somsak THIPHRAKESONE

Facsimile No. (41-22) 740.14.35 Telephone No. (41-22) 338.83.38



From the INTERNATIONAL BUREAU

PCT

NOTICE INFORMING THE APPLICANT OF THE COMMUNICATION OF THE INTERNATIONAL APPLICATION TO THE DESIGNATED OFFICES

(PCT Rule 47.1(c), first sentence)

SAKAI, Hiroaki
Tokyo Club Building
2-6, Kasumigaseki 3-chorfe
Chiyoda-ku, Tokyo 100-0013

JAPON

EE 1 1, 2001

Date of mailing (day/month/year)

29 November 2001 (29.11.01)

Applicant's or agent's file reference

525470WO01

International application No.

PCT/JP01/03952

International filing date (day/month/year)

11 May 2001 (11.05.01)

IMPORTANT NOTICE

Priority date (day/month/year) 22 May 2000 (22.05.00)

Applicant

MITSUBISHI DENKI KABUSHIKI KAISHA et al

 Notice is hereby given that the International Bureau has communicated, as provided in Article 20, the international application to the following designated Offices on the date indicated above as the date of mailing of this notice: KR,US

In accordance with Rule 47.1(c), third sentence, those Offices will accept the present notice as conclusive evidence that the communication of the international application has duly taken place on the date of mailing indicated above and no copy of the international application is required to be furnished by the applicant to the designated Office(s).

2. The following designated Offices have waived the requirement for such a communication at this time:

CA,CN,EP,IL

The communication will be made to those Offices only upon their request. Furthermore, those Offices do not require the applicant to furnish a copy of the international application (Rule 49.1(a-bis)).

3. Enclosed with this notice is a copy of the international application as published by the International Bureau on 29 November 2001 (29.11.01) under No. WO 01/91307

REMINDER REGARDING CHAPTER II (Article 31(2)(a) and Rule 54.2)

If the applicant wishes to postpone entry into the national phase until 30 months (or later in some Offices) from the priority date, a demand for international preliminary examination must be filed with the competent International Preliminary Examining Authority before the expiration of 19 months from the priority date.

It is the applicant's sole responsibility to monitor the 19-month time limit.

Note that only an applicant who is a national or resident of a PCT Contracting State which is bound by Chapter II has the right to file a demand for international preliminary examination (at present, all PCT Contracting States are bound by Chapter II).

REMINDER REGARDING ENTRY INTO THE NATIONAL PHASE (Article 22 or 39(1))

If the applicant wishes to proceed with the international application in the national phase, he must, within 20 months or 30 months, or later in some Offices, perform the acts referred to therein before each designated or elected Office.

For further important information on the time limits and acts to be performed for entering the national phase, see the Annex to Form PCT/IB/301 (Notification of Receipt of Record Copy) and the PCT Applicant's Guide, Volume II.

The International Bureau of WIPO 34, chemin des Colombettes 1211 Geneva 20, Switzerland Authorized officer

J. Zahra

Facsimile No. (41-22) 740.14.35

Telephone No. (41-22) 338.91.11

EP · US PCT

国際調査報告

(法8条、法施行規則第40、41条) [PCT18条、PCT規則43、44]

出願人又は代理人 の書類記号 525470W001	今後の手続きについては、国際調査報告の送付通知様式(PCT/ISA/220) 及び下記5を参照すること。
国際出願番号 PCT/JP01/03952	国際出願日 (日.月.年) 11.05.01 優先日 (日.月.年) 22.05.00
出願人 (氏名又は名称) 三菱電機株式会社	
国際調査機関が作成したこの国際調この写しは国際事務局にも送付され	査報告を法施行規則第41条(PCT18条)の規定に従い出願人に送付する。 る。
この国際調査報告は、全部で 3	ページである。
□ この調査報告に引用された先行	技術文献の写しも添付されている。
□ - の国際調本機関に提出。	くほか、この国際出願がされたものに基づき国際調査を行った。 された国際出願の翻訳文に基づき国際調査を行った。
□ この国際出願に含まれる	ド又はアミノ酸配列を含んでおり、次の配列表に基づき国際調査を行った。 書面による配列表
この国際出願と共に提出	されたフレキシブルディスクによる配列表
□ 出願後に、この国際調査 □ 出願後に提出した書面に	機関に提出された書面による配列表 機関に提出されたフレキシブルディスクによる配列表 よる配列表が出願時における国際出願の開示の範囲を超える事項を含まない旨の陳述
書の促出があった。 書面による配列表に記載書の提出があった。	した配列とフレキシブルディスクによる配列表に記録した配列が同一である旨の陳述
2. 請求の範囲の一部の調査	査ができない(第 I 欄参照)。
3.	ている(第Ⅱ欄参照)。
4. 発明の名称は 🗓	出願人が提出したものを承認する。
	次に示すように国際調査機関が作成した。
5. 要約は 🗓	出願人が提出したものを承認する。
	第Ⅲ欄に示されているように、法施行規則第47条(PCT規則38.2(b))の規定により 国際調査機関が作成した。出願人は、この国際調査報告の発送の日から1カ月以内にこ の国際調査機関に意見を提出することができる。
6. 要約書とともに公表される図 第 <u>1</u> 図とする。区	は、 出願人が示したとおりである。
	出願人は図を示さなかった。
	本図は発明の特徴を一層よく表している。

_	E DANGE TO THE		
A. 発明の属する Int Cl'	。分野の分類(国際特許分類(IPC)) H03M13/23,13/27,13/2	9, 13/45	
B. 調査を行った		·	
調査を行った最小	B資料 (国際特許分類 (IPC))		
Int Cl7	H03M13/00	• .	
最小限資料以外の資	資料で調査を行った分野に含まれるもの		
国際調査で使用し	た電子データベース(データベースの名称、訂	周査に使用した用語)	
	認められる文献		関連する
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連すると	きは、その関連する箇所の表示	請求の範囲の番号
X W0 8 & & & & & & & & & & & & & & & & & &	D, 96/24196, A (PHILIPS ELECTRONICS B. 8月. 1996 (08.08.96)第3欄WO, 96/24098, A &EP, 754320, A &EP, 76JP, 9-511606, A &US, 5737252, A &US, 5P, 1045521, A2 (Nortel Networks Limi 18.10.00) "Summary of the Inventi CA, 2268853, A &CN, 1272733, A &JP, 20	0182, A &JP, 9-511377, A 799033, A ted) 1 8. 1 0月. 2 0 0 0 on"(第[0005]-[0014]段落)	1-10
·			紙を参照。
X C欄の続きに	こも文献が列挙されている。	パテントノテミリーに関するが	1/12 2 2 1110
* 引用文献の7 「A」特に関連の もの 「E」国際出願! 以後に公司 「L」優先権主! 日本献!	カテゴリー のある文献ではなく、一般的技術水準を示す 日前の出願または特許であるが、国際出願日 表されたもの 張に疑義を提起する文献又は他の文献の発行 は他の特別な理由を確立するために引用する	の日の後に公表された文献 「T」国際出願日又は優先日後に公表 出願と矛盾するものではなな、 の理解のために引用するもの 「X」特に関連のある文献であって、 の新規性又は進歩性がないと考 「Y」特に関連のある文献であってと考 上の文献との、当業者にとって、 よって進歩性がないと考え、 「&」同一パテントファミリー文献	当該文献のみで発明 えられるもの 当該文献と他の1以 自明である組合せに
国際調査を完了		国際調査報告の発送日 03.0	
1 画	特許庁(I S A / J P) 便番号 1 0 0 - 8 9 1 5	特許庁審査官(権限のある職員) 近藤 聡	4)
東京都	千代田区霞が関三丁目 4番 3 号	電話番号 03-3581-1101	FIRST SOSS

	国際調査報告	関連する
(続き).	関連すると認められる文献	請求の範囲の番号
用文献の テゴリー*	関連すると認められています。 引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	1-10
X	引用文献名 及び一部の箇所が固定プロロー JP,5-244020,A(インターナショナル・ヒ゛シ゛ネス・マシーンス・・コーポ・レイション) 21. 9月. 1993(21.09.93)第【0013】乃至【0015】 段落	
	&US, 5299208, A	1-10
P, X	EP, 1030455, A2 (NTT MOBILE COMMUNICATIONS RETWORD 23. 8月. 2000(23.08.00) "SUMMARY OF THE INVENTION" (第[0012]-[0020] 段落) &JP, 2000-353965, A &AU, 200017603, A &CA, 2298919, A &CN, 1274202, A	
· X	WO, 99/12265, A(ソニー株式会社, マックリース ロバート ジェイ) 11.3月.1999(11.03.99)第10乃至12欄 &US, 6233711, A	1-10
X	WO, 99/25069, A(エヌ・ティ・ティ移動通信網株式会社) 2 0.5月.1999 (20.05.99) 第 4 4 欄 &EP, 952673, A1 &CN, 1246991, A &KR, 2000070038, A	110
	(AEP, 952075, AT ass.) -	

(19) 世界知的所有権機関 国際事務局



(43) 国際公開日 2001年11月29日(29.11.2001)

PCT

(10) 国際公開番号 WO 01/91307 A1

(51) 国際特許分類7:

H03M 13/23, 13/27, 13/29, 13/45

(21) 国際出願番号:

PCT/JP01/03952

(22) 国際出願日:

2001年5月11日(11.05.2001)

(25) 国際出願の言語:

日本語

(26) 国際公開の言語:

日本語

JP

(30) 優先権データ:

特願2000-150535

2000年5月22日(22.05.2000)

(71) 出願人 (米国を除く全ての指定国について):三 菱電機株式会社 (MITSUBISHI DENKI KABUSHIKI KAISHA) [JP/JP]; 〒100-8310 東京都千代田区丸の内 二丁目2番3号 Tokyo (JP).

(72) 発明者; および

(75) 発明者/出願人 (米国についてのみ): 松本 造 (MIAT-SUMOTO, Wataru) [JP/JP]; 〒100-8310 東京都千代田 区丸の内二丁目2番3号 三菱電機株式会社内 Tokyo

(74) 代理人: 酒井宏明(SAKAI, Hiroaki); 〒100-0013 東京 都千代田区霞ヶ関三丁目2番6号 東京倶楽部ビルディ ング Tokyo (JP).

(81) 指定国 (国内): CA, CN, IL, KR, US.

(84) 指定国 (広域): ヨーロッパ特許 (AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE, TR).

添付公開書類:

国際調査報告書

/毓葉有]

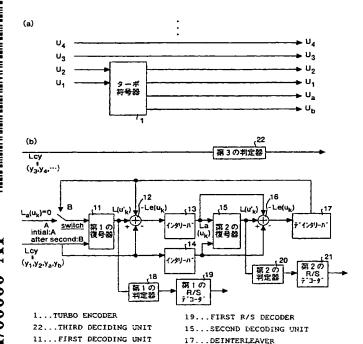
(54) Title: COMMUNICATION APPARATUS AND COMMUNICATION METHOD

17...DEINTERLEAVER

20...SECOND JUDGING UNIT

21...SECOND R/S DECODER

(54) 発明の名称: 通信装置および通信方法



(57) Abstract: A turbo encoder (1) in a communication apparatus includes interleavers (32,33) that store an information bit sequence of 289 bits in an input buffer of 17 (abscissa M; prime numbers) x 17 (ordinate N; natural numbers), generate 16 sorts of random sequences by one-bit shifting, row by row, a specific random sequence of 16 bits produced by use of prime numbers, map an information bit sequence of an interleave length (289 bits) into a mapping pattern of 17 (M) x 17 (N) produced from the 16 sorts of random sequences, and read, column by column, the mapped information bit sequence.

WO 01/00000 AJ

13...INTERLEAVER

14...INTERLEAVER

18...FIRST JUDGING UNIT



2文字コード及び他の略語については、定期発行される 各PCTガゼットの巻頭に掲載されている「コードと略語 のガイダンスノート」を参照。

(57) 要約:

通信装置内のターボ符号器(1)は、17(横軸M:素数)×17(縦軸N:自然数)の入力バッファ内に289ビットの情報ビット系列を格納し、素数を用いて生成された特定の16ビットのランダム系列を行単位に1ビットずつシフトすることで16種類のランダム系列を生成し、16種類のランダム系列から生成した17(M)×17(N)のマッピングパターンにインタリーブ長(289ビット)の情報ビット系列をマッピングし、マッピング後の情報ビット系列を列単位に読み出すインタリーバ(32,33)を備える構成とする。

明細書

通信装置および通信方法

5 技術分野

10

本発明は、マルチキャリア変復調方式を採用する通信装置に関するものであり、特に、DMT (Discrete Multi Tone) 変復調方式やOFDM (Orthogonal Freq uency Division Multiplex) 変復調方式等により、既存の通信回線を用いたデータ通信を実現可能とする通信装置および通信方法に関するものである。ただし、本発明は、DMT変復調方式によりデータ通信を行う通信装置に限らず、通常の通信回線を介して、マルチキャリア変復調方式およびシングルキャリア変復調方式により有線通信および無線通信を行うすべての通信装置に適用可能である。

背景技術

以下、従来の通信装置について説明する。たとえば、SS (Spread Spectrum)方式を用いた広帯域CDMA (W-CDMA: Code Division Multiple Acces s) においては、畳込み符号の性能を大きく上回る誤り訂正符号として、ターボ符号が提案されている。このターボ符号は、情報ビット系列にインタリーブを施した系列を既知の符号化系列と並列に符号化するもので、シャノン限界に近い特性が得られると言われており、現在最も注目されている誤り訂正符号の1つである。上記W-CDMAにおいては、誤り訂正符号の性能が、音声伝送やデータ伝送における伝送特性を大きく左右するため、ターボ符号の適用により伝送特性を大幅に向上させることができる。

ここで、上記ターボ符号を用いた従来の通信装置の送信系および受信系の動作 を具体的に説明する。第14図は、送信系において使用されるターボ符号器の構成を示す図である。第14図(a)において、101は情報ビット系列を畳込み 符号化して冗長ビットを出力する第1の再帰的組織畳込み符号化器であり、10

10

15

20

25

2はインタリーバであり、103はインタリーバ102により入れ替え後の情報 ビット系列を畳込み符号化して冗長ビットを出力する第2の再帰的組織畳込み符 号化器である。第14図(b)は、第1の再帰的組織畳込み符号化器101およ び第2の再帰的組織畳込み符号化器103の内部構成を示す図であり、2つの再 帰的組織畳込み符号化器は、それぞれ冗長ビットのみを出力する符号化器である。 また、上記ターボ符号器で用いられるインタリーバ102では、情報ビット系列

上記のように構成されるターボ符号器では、同時に、情報ビット系列: x_1 と、第1の再帰的組織畳込み符号化器 1 0 1 の処理により情報ビット系列: x_1 を符号化した冗長ビット系列: x_2 と、第2の再帰的組織畳込み符号化器 1 0 3 の処理によりインタリーブ処理後の情報ビット系列を符号化した冗長ビット系列: x_1 な、を出力する。

をランダムに入れ替える処理を行う。

第15図は、受信系において使用されるターボ復号器の構成を示す図である。 第15図において、111は受信信号: y_1 と受信信号: y_2 とから対数尤度比を 算出する第1の復号器であり、112および116は加算器であり、113およ び114はインタリーバであり、115は受信信号: y_1 と受信信号: y_3 とから 対数尤度比を算出する第2の復号器であり、117はデインタリーバであり、1 18は第2の復号器115の出力を判定して元の情報ビット系列の推定値を出力 する判定器である。なお、受信信号: y_1 、 y_2 、 y_3 は、それぞれ情報ビット系列 : x_1 、冗長ビット系列: x_2 、 x_3 に伝送路のノイズやフェージングの影響を与え た信号である。

上記のように構成されるターボ復号器では、まず、第1の復号器111が、受信信号: y_{1k} と受信信号: y_{2k} から推定される推定情報ビット: x_{1k} の対数尤度比: $L(x_{1k})$ を算出する(kは時刻を表す)。ここでは、情報ビット: x_{1k} が 0 である確率に対する情報ビット: x_{1k} が 1 である確率を求めることとなる。なお、図示の $Le(x_{1k})$ は外部情報を表し、 $La(x_{1k})$ は 1 つ前の外部情報である事前情報を表す。

10

15

20

つぎに、インタリーバ113および114では、受信信号: y_{1k} と外部情報: Le (x_{1k}) を、受信信号: y_3 の時刻にあわせるために、信号の並べ替えを行う。その後、第2の復号器115では、第1の復号器111と同様に、受信信号: y_1 と受信信号: y_3 、および先に算出しておいた外部情報:Le (x_{1k}) に基づいて、対数尤度比:L (x_{1k}) を算出する。そして、加算器116では、外部情報:Le (x_{1k}) を算出する。このとき、デインタリーバ117にて並べ替えられた外部情報は、事前情報:La (x_{1k}) として前記第1の復号器111にフィードバックされる。

最後に、このターボ復号器では、上記処理を、所定の回数にわたって繰り返し 実行することで、より精度の高い対数尤度比を算出し、そして、判定器 118 が、 この対数尤度比に基づいて判定を行い、もとの情報ビット系列を推定する。具体 的にいうと、たとえば、対数尤度比が " $L(\mathbf{x_{1k}}^{\prime})>0$ " であれば、推定情報 ビット: $\mathbf{x_{1k}}^{\prime}$ を 1 と判定し、 " $L(\mathbf{x_{1k}}^{\prime})\leq 0$ " であれば、推定情報ビット : $\mathbf{x_{1k}}^{\prime}$ を 0 と判定する。

また、第16回,第17回,および第18回は、上記ターボ符号器で用いられるインタリーバ102の処理を示す図である。ここで、インタリーバ102により情報ビット系列をランダムに入れ替える処理について説明する。

たとえば、W-CDMAにおいては、インタリーバとして、一般的に、複素インタリーバ(以降、PILと呼ぶ)が用いられている。このPILは、以下の3つの特徴をもつ。

①N (縦軸:自然数) ×M (横軸:自然数) バッファにおける行と列の入れ替え を行う。

②行内のビット入れ替えにおいて、素数を用いた擬似ランダムパターンを使用する。

4

③行の入れ替えによりクリティカルパターンを回避する。

ここで、従来のインタリーバであるPILの動作について説明する。たとえば、インタリーブ長: L_{turbo} =512bit,N=10,M=P=53(L_{turbo} /N5 P+1),原始根: g_0 =2とした場合、マッピングパターン:c(i)は、下記の(1)式のように作成される。

$$c(i) = (g_0 \times c(i-1)) \mod P$$
 ... (1)

ただし、i=1, 2, …, (P-2) とし、c(0)=1 とする。

- 10 したがって、マッピングパターンC(i)は、{1, 2, 4, 8, 16, 32, 11, 22, 44, 35, 17, 34, 15, 30, 7, 14, 28, 3, 6, 12, 24, 48, 43, 33, 13, 26, 52, 51, 49, 45, 37, 21, 42, 31, 9, 18, 36, 19, 38, 23, 46, 39, 25, 50, 47, 41, 29, 5, 10, 20, 40, 27} となる。
- また、PILにおいては、上記マッピングパターンC(i)を、飛ばし読みパターン: $p_{PIP(j)}$ 毎に飛ばし読みすることでビットの入れ替えを行い、j行のマッピングパターン: C_j (i)を生成する。まず、ここでは、 $\{p_{PIP(j)}\}$ を得るために、 $\{q_j$ ($j=0\sim N-1$) $\}$ を以下の式(2),(3),(4)の条件で決定する。

20

$$q_0 = 1 \qquad \cdots (2)$$

g. c. d $\{q_j, P-1\}=1$ (ただし、g. c. d は最大公約数)

... (3)

$$q_{j} > 6$$
, $q_{j} > q_{j-1}$ (ただし、 $j = 1 \sim N-1$) ... (4)

25

WO 01/91307 PCT/JP01/03952

5

13, 11, 7, 1} (ただし、PIP=N-1~0) となる。

第16図は、この飛ばし読みパターン: p_{PIP(j)}に基づいてマッピングパターン C(i)をそれぞれ飛ばし読みした結果、すなわち、各飛ばし読みパターンを用いて各行を並べ替えた結果、を示す図である。

そして、第17図は、上記並び替え後のマッピングパターンに、インタリーブ長: L_{turbo}=512bitのデータをマッピングした場合のデータ配列を示す図である。ここでは、1行目にデータ{0~52}を、2行目にデータ{53~105}を、3行目にデータ{106~158}を、4行目にデータ{159~215}を、5行目にデータ{212~264}を、6行目にデータ{265~3165}を、7行目にデータ{318~370}を、8行目にデータ{371~423}を、9行目にデータ{424~476}を、10行目にデータ{477~529}を、それぞれマッピングする。

最後に、第18図は、最終的な並べ替えパターンを示す図である。ここでは、 所定の規則にしたがって、第18図のデータ配列に示すような行間の入れ替えを 行い、最終的な並べ替えパターンを生成する(ここでは、各行の順番を逆にして いる)。そして、PILでは、生成した並べ替えパターンを、列単位、すなわち、 縦に読み出す。

15

20

25

このように、インタリーバとしてPILを用いることで、広範囲なインタリーブ長(たとえば、 L_{turbo} =257~8192bit)において、良好な重み分布となる符号語を生成するターボ符号を、提供することが可能となる。

第19図は、上記PILを含む従来のターボ符号器およびターボ復号器を用いた場合のBER(ビットエラーレート)特性を示す図である。図示のとおり、SNRが高くなるにしたがってBER特性が向上する。たとえば、第19図のようにBERを用いてターボ符号の性能を判断する場合、ターボ符号後の「最小ハミング重み:wmin」が、高SNRのBERに対して影響を与える。具体的にいうと、最小ハミング重みが小さいと、エラーフロア領域(BERの下落が緩やかになる領域)のBERが高くなることが一般的に知られている。

15

20

25

なお、最小ハミング重みとは、たとえば、第14図に示す系列(x_1, x_2, x_3)のとりうる各パターンの、'1'の個数の最小値のことをいう。したがって、たとえば、

 $x_1 = \cdots 0 0 1 0 0 1 0 0 0 0 \cdots$

 $x_2 = \cdots 0 0 0 1 0 1 0 0 0 0 0 \cdots$

 $x_3 = \cdots 0 0 0 1 0 1 0 1 0 0 \cdots$

という符号語が、 $^{'}1$ $^{'}$ の個数の最小値を示すパターンの場合、このターボ符号器の最小ハミング重みは、 $\mathbf{w}_{\min} = 7$ となる。ただし、 \mathbf{x}_{1} は、エンコーダの入力データ系列を表し、 \mathbf{x}_{2} 、 \mathbf{x}_{3} はエンコーダからの出力データ系列を表す。

10 このように、従来の通信装置においては、誤り訂正符号として、ターボ符号を 適用することにより、変調方式の多値化に応じて信号点間距離が近くなるような 場合においても、音声伝送やデータ伝送における伝送特性を大幅に向上させるこ とが可能となり、既知の畳込み符号よりも優れた特性を得ていた。

また、従来の通信装置においては、すべての入力情報系列に対して(複数本の情報ビット系列がある場合にはそのすべての系列に対して)ターボ符号化を実施し、さらに、受信側にて、符号化されたすべての信号をターボ復号し、その後、軟判定を行っている。具体的にいうと、たとえば、16QAMであれば4ビットのすべてのデータ(0000~1111:4ビットコンスタレーション)に対して、256QAMであれば8ビットのすべてのデータに対して、判定を行うことになる。

しかしながら、上記、ターボ符号を採用する従来の通信装置においては、たとえば、第14図(b)に示す従来のターボ符号器で用いられているエンコーダ(再帰的組織畳込み符号化器に相当)およびインタリーバに改善の余地があり、このような従来のエンコーダおよびインタリーバを用いたターボ符号化が、シャノン限界に近い最適な伝送特性、すなわち、最適なBER特性を得ているとはいえない、という問題があった。

また、上記従来のターボ符号器は、1系統の情報ビット系列に特化したもので

WO 01/91307 PCT/JP01/03952

7

あり、2系統の情報ビット系列には対応していない、という問題があった。

従って、本発明は、マルチキャリア変復調方式およびシングルキャリア変復調方式を用いたすべての通信に適用可能とし、さらに、従来技術と比較してBER特性の大幅な向上を実現可能な通信装置、および通信方法を提供することを目的としている。

発明の開示

5

10

15

20

本発明にかかる通信装置にあっては、2系統の情報ビット系列を畳込み符号化して第1の冗長データを出力する第1の再帰的組織畳込み符号化器と、インタリーブ処理後の前記情報ビット系列を畳込み符号化して第2の冗長データを出力する第2の再帰的組織畳込み符号化器と、を備えるターボ符号器を採用し、さらに、前記ターボ符号器は、「M(横軸:素数)=2"+1」×「N(縦軸:自然数)=2"+1」の入力バッファ内に前記情報ビット系列を格納し(mは整数)、前記素数を用いて生成された特定の(M-1)ビットのランダム系列を行単位に1ビットずつシフトすることで、(M-1)種類のランダム系列を生成し、さらに、すべてのランダム系列における各行のMビット目に最小値をマッピングし、かつN行目のマッピングパターンを1行目と同一とすることで、M×Nのマッピングパターンを生成し、前記M×Nのマッピングパターンに、インタリーブ長の情報ビット系列をマッピングし、前記マッピング後の情報ビット系列を列単位に読み出し、前記第2の再帰的組織畳込み符号化器に対して出力するインタリーバ、を備えることを特徴とする。

つぎの発明にかかる通信装置において、前記インタリーバは、前記2系統の情報ビット系列を入力バッファに格納する場合、それらの信号点間距離が0とならないように、少なくともいずれか一方の行を入れ替えることを特徴とする。

25 つぎの発明にかかる通信装置において、前記インタリーバは、前記 (M-1) 種類のランダム系列として、 (M-1) × (N-1) のバッファ内でラテンスクエアパターンを形成することを特徴とする。

15

20

つぎの発明にかかる通信装置において、前記インタリーバは、「N (縦軸:自 然数) ≥ 2 ^{m+1}」を満たすように、Nを決定することを特徴とする。

つぎの発明にかかる通信装置において、前記インタリーバは、前記素数(M-1)種類のランダム系列におけるすべての行の先頭に、最大値をマッピングし、かつN行目のマッピングパターンを1行目と同一とすることで、M×Nのマッピングパターンを生成することを特徴とする。

つぎの発明にかかる通信方法にあっては、ターボ符号器内で2系統の情報ビット系列の並べ替えを行い、たとえば、「M (横軸:素数) = 2"+1」×「N (縦軸:自然数) = 2"+1」の入力バッファ内に前記情報ビット系列を格納するビット系列格納ステップと、前記素数を用いて生成された特定の (M-1) ビットのランダム系列を行単位に1ビットずつシフトすることで、 (M-1) 種類のランダム系列を生成し、さらに、すべてのランダム系列における各行のMビット目に最小値をマッピングし、かつN行目のマッピングパターンを1行目と同一とすることで、M×Nのマッピングパターンを生成するマッピングパターン生成ステップと、前記M×Nのマッピングパターンに、インタリーブ長の情報ビット系列をマッピングするマッピングステップと、前記マッピング後の情報ビット系列を列単位に読み出すビット系列読み出しステップと、を含むことを特徴とする。

つぎの発明にかかる通信方法において、前記ビット系列格納ステップにあっては、前記2系統の情報ビット系列を入力バッファに格納する場合、それらの信号 点間距離が0とならないように、少なくともいずれか一方の行を入れ替えることを特徴とする。

つぎの発明にかかる通信方法において、前記マッピングパターン生成ステップ にあっては、前記 (M-1) 種類のランダム系列として、 (M-1) × (N-1) のバッファ内でラテンスクエアパターンを形成することを特徴とする。

25 つぎの発明にかかる通信方法にあっては、さらに、「N (縦軸:自然数) ≥ 2 "+1」を満たすように、Nを決定することを特徴とする。

つぎの発明にかかる通信方法において、前記マッピングパターン生成ステップ

にあっては、前記素数(M-1)種類のランダム系列におけるすべての行の先頭に、最大値をマッピングし、かつN行目のマッピングパターンを1行目と同一とすることで、M×Nのマッピングパターンを生成することを特徴とする。

5 図面の簡単な説明

10

15

20

25

第1図は、本発明にかかる通信装置で使用される符号器および復号器の構成を 示す図であり、第2図は、本発明にかかる通信装置の送信系の構成を示す図であ り、第3図は、本発明にかかる通信装置の受信系の構成を示す図であり、第4図 は、各種ディジタル変調の信号点配置を示す図であり、第5図は、ターボ符号器 の構成を示す図であり、第6図は、第5図(b)の再帰的組織畳込み符号化器と 同一の符号を構成する再帰的組織畳込み符号化器の一例を示す図であり、第7図 は、本発明のターボ符号器を用いて送信データを復号した場合のBER特性、お よび従来のターボ符号器を用いて送信データを復号した場合のBER特性を示す 図であり、第8図は、ある特定のインタリーバサイズを採用した場合における、 本発明のターボ符号器の最小ハミング重みと従来のターボ符号器における最小ハ ミング重みとを示す図であり、第9図は、インタリーバ内のu1入力バッファの 配列を示す図であり、第10図は、インタリーバ内のu2入力バッファの配列を 示す図であり、第11図は、行単位の並べ替えパターンを示す図であり、第12 図は、並び替えパターンに入力データ系列:u1をマッピングした場合のデータ 配列を示す図であり、第13図は、並び替えパターンに入力データ系列: u2を マッピングした場合のデータ配列を示す図であり、第14図は、送信系において 使用される従来のターボ符号器の構成を示す図であり、第15図は、受信系にお いて使用される従来のターボ復号器の構成を示す図であり、第16図は、従来の ・ターボ符号器で用いられるインタリーバの処理を示す図であり、第17図は、従 来のターボ符号器で用いられるインタリーバの処理を示す図であり、第18図は、 従来のターボ符号器で用いられるインタリーバの処理を示す図であり、第19図 は、従来のターボ符号器およびターボ復号器を用いた場合のビットエラーレート

15

20

特性を示す図である。

発明を実施するための最良の形態

以下に、本発明にかかる通信装置の実施の形態を図面に基づいて詳細に説明する。なお、この実施の形態によりこの発明が限定されるものではない。 実施の形態1.

第1図は、本発明にかかる通信装置で使用される符号器(ターボ符号器)、および復号器(ターボ復号器と硬判定器とR/S (リードソロモン符号) デコーダの組み合わせ)の構成を示す図であり、詳細には、第1図(a) が本実施の形態における符号器の構成を示す図であり、第1図(b) が本実施の形態における復号器の構成を示す図である。

本実施の形態における通信装置においては、上記符号器および復号器の両方の 構成を備えることとし、高精度なデータ誤り訂正能力をもつことにより、データ 通信および音声通信において優れた伝送特性を得る。なお、本実施の形態におい ては、説明の便宜上、上記両方の構成を備えることとしたが、たとえば、2つの うちの符号器だけを備える送信機を想定することとしてもよいし、一方、復号器 だけを備える受信機を想定することとしてもよい。

また、第1図(a)の符号器において、1は誤り訂正符号としてターボ符号を採用することによりシャノン限界に近い性能を得ることが可能なターボ符号器であり、たとえば、ターボ符号器1では、2ビットの情報ビットの入力に対して、2ビットの情報ビットと2ビットの冗長ビットとを出力する。さらに、ここでは、受信側において各情報ビットに対する訂正能力が均一になるように、各冗長ビットを生成する。

 一方、第1図(b)の復号器において、11は受信信号:Lcy(後述の受信
 25 信号: y₂, y₁, y_aに相当)から対数尤度比を算出する第1の復号器であり、1 2および16は加算器であり、13および14はインタリーバであり、15は受信信号:Lcy(後述の受信信号:y₂, y₁, y_bに相当)から対数尤度比を算出

20

PCT/JP01/03952

する第2の復号器であり、17はデインタリーバであり、18は第1の復号器11の出力を判定して元の情報ビット系列の推定値を出力する第1の判定器であり、19はリードソロモン符号を復号してより精度の高い情報ビット系列を出力する第1のR/Sデコーダであり、20は第2の復号器15の出力を判定して元の情報ビット系列の推定値を出力する第2の判定器であり、21はリードソロモン符号を復号してさらに精度の高い情報ビット系列を出力する第2のR/Sデコーダであり、22はLcy(後述の受信信号:y₃,y₄…に相当)を硬判定して元の情報ビット系列の推定値を出力する第3の判定器である。

ここで、上記符号器および復号器の動作を説明する前に、本発明にかかる通信 装置の基本動作を図面に基づいて簡単に説明する。たとえば、DMT (Discrete Multi Tone) 変復調方式を用いて、データ通信を行う有線系ディジタル通信方式としては、既設の電話回線を使用して数メガビット/秒の高速ディジタル通信を行うADSL (Asymmetric Digital Subscriber Line) 通信方式、およびHDSL (high-bit-rate Digital Subscriber Line) 通信方式等の x DSL通信方式がある。なお、この方式は、ANSIのT1.413等において標準化されている。以降、本実施の形態の説明については、たとえば、上記ADSLに適応可能な通信装置を用いることとする。

第2図は、本発明にかかる通信装置の送信系の構成を示す図である。第2図において、送信系では、送信データをマルチプレックス/シンクコントロール(図示の MUX/SYNC CONTROL に相当) 41にて多重化し、多重化された送信データに対してサイクリックリダンダンシィチェック(CRC: Cyclic redundancy checkに相当) 42、43にて誤り検出用コードを付加し、さらに、フォワードエラーコレクション(SCRAM&FEC に相当) 44、45にてFEC用コードの付加およびスクランブル処理を行う。

25 なお、マルチプレックス/シンクコントロール41から、トーンオーダリング 49に至るまでには2つの経路があり、一つはインタリーバ (INTERLEAVE) 46 が含まれるインタリーブドデータバッファ (Interleaved Data Buffer) 経路で

20

あり、もう一方はインタリーブを含まないファーストデータバッファ (Fast Dat a Buffer) 経路であり、ここでは、インタリーブ処理を行うインタリーブドデータバッファ経路の方の遅延が大きくなる。

その後、送信データは、レートコンバータ(RATE-CONVERTOR に相当)47、
48にてレートコンバート処理を行い、トーンオーダリング(TONE ORDERING に相当)49にてトーンオーダリング処理を行う。そして、トーンオーダリング処理後の送信データに基づいて、コンスタレーションエンコーダ/ゲインスケーリング(CONSTELLATION AND GAIN SCALLING に相当)50にてコンスタレーションデータを作成し、逆高速フーリエ変換部(IFFT: Inverse Fast Fourier transfo rmに相当)51にて逆高速フーリエ変換を行う。

最後に、インプットパラレル/シリアルバッファ(INPUT PARALLEL/SERIAL BU FFER に相当) 5 2にてフーリエ変換後のパラレルデータをシリアルデータに変換し、アナログプロセッシング/ディジタルーアナログコンバータ(ANALOG PRO CESSING AND DAC に相当) 5 3にてディジタル波形をアナログ波形に変換し、フィルタリング処理を実行後、送信データを電話回線上に送信する。

第3図は、本発明にかかる通信装置の受信系の構成を示す図である。第3図において、受信系では、受信データ(前述の送信データ)に対し、アナログプロセッシング/アナログーディジタルコンバータ(図示の ANALOG PROCESSING AND A DC に相当)141にてフィルタリング処理を実行後、アナログ波形をディジタル波形に変換し、タイムドメインイコライザ(TEQ に相当)142にて時間領域の適応等化処理を行う。

時間領域の適応等化処理が実行されたデータについては、インプットシリアル /パラレルバッファ (INPUT SERIAL / PARALLEL BUFFER に相当) 143にてシ リアルデータからパラレルデータに変換され、そのパラレルデータに対して高速 フーリエ変換部 (FFT: Fast Fourier transformに相当) 144にて高速フーリ 工変換を行い、その後、周波数ドメインイコライザ (FEQに相当) 145にて周 波数領域の適応等化処理を行う。

20

そして、周波数領域の適応等化処理が実行されたデータについては、コンスタレーションデコーダ/ゲインスケーリング(CONSTELLATION DECODER AND GAIN S CALLING に相当) 1 4 6 およびトーンオーダリング(TONE ORDERING に相当) 1 4 7にて行われる復号処理(最尤復号法)およびトーンオーダリング処理により、 シリアルデータに変換される。その後、レートコンバータ(RATE-CONVERTOR に相当) 1 4 8, 1 4 9によるレートコンバート処理、デインタリーブ(DEINTERL EAVE に相当) 1 5 0によるデインタリーブ処理、フォワードエラーコレクション(DESCRAM&FEC に相当) 1 5 1, 1 5 2によるFEC処理およびデスクランブル処理、およびサイクリックリダンダンシィチェック(cyclic redundancy chec kに相当) 1 5 3, 1 5 4による巡回冗長検査等の処理が行われ、最終的にマルチプレックス/シンクコントロール(MUX/SYNC CONTROL に相当) 1 5 5 から受信データが再生される。

上記に示すような通信装置においては、受信系と送信系においてそれぞれ2つの経路を備え、この2つの経路を使い分けることにより、またはこの2つの経路を同時に動作させることにより、低伝送遅延および高レートのデータ通信を実現可能としている。

なお、上記のように構成される通信装置においては、第1図(a)に示す符号器が、上記送信系におけるコンスタレーションエンコーダ/ゲインスケーリング50に位置付けられ、第1図(b)に示す復号器が、上記受信系におけるコンスタレーションデコーダ/ゲインスケーリング146に位置付けられる。

以下、本実施の形態における符号器(送信系)および復号器(受信系)の動作を図面にしたがって詳細に説明する。まず、第1図(a)に示す符号器の動作について説明する。なお、本実施の形態では、多値直交振幅変調(QAM:Quadra ture Amplitude Modulation)として、たとえば、16QAM方式を採用する。

25 また、本実施の形態の符号器においては、すべての入力データ (4 ビット) に対してターボ符号化を実行する従来技術と異なり、第1図(a)に示すように、下位2ビットの入力データに対してのみターボ符号化を実施し、他の上位ビットに

10

15

20

ついては入力データをそのままの状態で出力する。

ここで、下位2ビットの入力データについてのみターボ符号化を実行する理由を説明する。第4図は、各種ディジタル変調の信号点配置を示す図であり、詳細には、第4図(a)が4相PSK(Phase Shift Keying)方式の信号点配置であり、(b)が16QAM方式の信号点配置であり、(c)が64QAM方式の信号点配置である。

たとえば、上記すべての変調方式の信号点配置において、受信信号点がaまたはbの位置である場合、通常、受信側では、軟判定により情報ビット系列(送信データ)として最も確からしいデータを推定する。すなわち、受信信号点との距離が最も近い信号点を送信データとして判定することになる。しかしながら、このとき、たとえば、第4図の受信信号点aおよびbに着目すると、いずれの場合(第4図(a)(b)(c)に相当)においても、受信信号点に最も近い4点の下位2ビットが、(0,0)(0,1)(1,0)(1,1)であることがわかる。そこで、本実施の形態においては、特性が劣化する可能性のある4つの信号点(すなわち、信号点間距離が最も近い4点)の下位2ビットに対して、優れた誤り訂正能力をもつターボ符号化を実施し、受信側で軟判定を行う。一方、特性が劣化する可能性の低いその他の上位ビットについては、そのままの状態で出力し、受信側で硬判定を行う構成とした。

これにより、本実施の形態においては、多値化に伴って劣化する可能性のある 特性を向上させることができ、さらに、送信信号の下位2ビットに対してのみタ ーボ符号化を実施するため、すべてのビットをターボ符号化の対象とする従来技 術と比較して、演算量を大幅に削減することができる。

続いて、入力された下位2ビットの送信データ: u₁, u₂に対してターボ符号 化を実施する、第1図(a)に示すターボ符号器1の動作について説明する。た とえば、第5図は、ターボ符号器1の構成を示す図であり、詳細には、第5図(a)がターボ符号器1のブロック構成を示す図であり、第5図(b)が再帰的組 織畳込み符号器の回路構成の一例を示す図である。なお、ここでは、再帰的組織

10

15

20

25

畳込み符号器として第5図(b)の構成を用いることとしたが、これに限らず、 たとえば、従来と同一の再帰的組織畳込み符号器や、その他の既知の再帰的組織 畳込み符号器を用いることとしてもよい。

第5図(a)において、31は情報ビット系列に相当する送信データ: u_1 、 u_2 を畳込み符号化して冗長データ: u_a を出力する第1の再帰的組織畳込み符号化器であり、32および33はインタリーバであり、34はインタリーブ処理後のデータ: u_1 、 u_2 、を畳込み符号化して冗長データ: u_b を出力する第2の再帰的組織畳込み符号化器である。ターボ符号器1では、同時に、送信データ: u_1 、 u_2 と、第1の再帰的組織畳込み符号化器31の処理により送信データ: u_1 、 u_2 を符号化した冗長データ: u_a と、第2の再帰的組織畳込み符号化器34の処理によりインタリーブ処理後のデータ: u_1 、 u_2 、を符号化した(他のデータとは時刻の異なる)冗長データ: u_b と、を出力する。

また、第5図(b)に示す再帰的組織畳込み符号化器において、61,62,63,64は遅延器であり、65,66,67,68,69は加算器である。この再帰的組織畳込み符号化器においては、1段目の加算器65が、入力される送信データ: u_2 (またはデータ: u_{11})とフィードバックされた冗長データ: u_a (または冗長データ: u_a)とを加算出力し、2段目の加算器66が、入力される送信データ: u_1 (またはデータ: u_2)と遅延器61の出力とを加算出力し、3段目の加算器67が、入力される送信データ: u_1 (またはデータ: u_2)と送信データ: u_2 (またはデータ: u_1)と遅延器62の出力とを加算出力し、4段目の加算器68が、入力される送信データ: u_1 (またはデータ: u_2 (またはデータ: u_1)と遅延器63の出力とフィードバックされた冗長データ: u_2 (またはデータ: u_1)と遅延器63の出力し、最終段の加算器69が、入力される送信データ: u_2 (またはデータ: u_3)とを加算出力し、最終段の加算器69が、入力される送信データ: u_2 (またはデータ: u_3)と遅延器64の出力とを加算し、最終的に冗長データ: u_3 (またはデータ: u_4)を選延器64の出力とを加算し、最終的に冗長データ: u_4 (冗長データ: u_4)を出力する。

そして、ターボ符号器 1 においては、冗長データ: u_a , u_b を用いた受信側での送信データ: u_1 と u_2 の推定精度が、均一になるように、各冗長ビットにおけ

10

15

る重みに偏りが発生しないようにしている。すなわち、送信データ: $u_1 \ge u_2$ の推定精度を均一化するために、たとえば、送信データ: $u_2 \ge x$ 、第1の再帰的組織量込み符号化器31における加算器65,67,68,69 (第5図 (b) 参照)に入力し、インタリーブ実施後のデータ: $u_2 \ge x$ 、第2の再帰的組織量込み符号化器34における加算器66~68に入力し、一方、送信データ: $u_1 \ge x$ 、第1の再帰的組織量込み符号化器31における加算器66~68に入力し、インタリーブ実施後のデータ: $u_1 \ge x$ 、第2の再帰的組織量込み符号化器34における加算器65,67,68,69に入力することで、送信データ: $u_1 \ge x$ の系列と送信データ: $u_2 \ge x$ の系列との間で、出力までに通る遅延器の数を同一にしている。このように、第1図(a)に示す符号器を用いた場合には、インタリーブの効果として、バースト的なデータの誤りに対して誤り訂正能力を向上させることが可能となり、さらに、送信データ: $u_1 \ge x$ の系列の入力と送信データ: $u_2 \ge x$ の不列の入力とを、第1の再帰的組織量込み符号化器31と第2の再帰的組織量込み符号化器34との間で入れ替えることにより、受信側における送信データ: $u_1 \ge x$ 2の推定精度の均一化が可能となる。

なお、第6図は、第5図(b)の再帰的組織畳込み符号化器と同一の符号を構成する再帰的組織畳込み符号化器の一例を示す図である。したがって、第5図(b)に示す再帰的組織畳込み符号化器を、第6図の回路構成に置き換えた場合においても、上記と同様の効果が得られる。

20 第6図に示す再帰的組織畳込み符号化器において、71,72,73,74は 遅延器であり、75,76,77,78は加算器である。この再帰的組織畳込み 符号化器は、1段目の加算器75が、入力される送信データ:u₁(またはデー タ:u_{2t})と遅延器71の出力とを加算出力し、2段目の加算器76が、入力さ れる送信データ:u₁(またはデータ:u_{2t})と送信データ:u₂(またはデータ :u_{1t})と遅延器72の出力とを加算出力し、3段目の加算器77が、入力され る送信データ:u₁(またはデータ:u_{2t})と遅延器73の出力とフィードバック された遅延器74の出力とを加算出力し、最終段の加算器78が、入力される送 信データ: u_2 (またはデータ: u_{11})と遅延器 74 の出力とを加算し、最終的に 冗長データ: u_2 (冗長データ: u_3)を出力する。

つぎに、第1図(b)に示す復号器の動作について説明する。なお、本実施の 形態では、多値直交振幅変調(QAM)として、たとえば、16QAM方式を採 用する場合について説明する。また、本実施の形態の復号器においては、受信デ ータの下位 2 ビットに対してターボ復号を実施し、軟判定により元の送信データ を推定し、他の上位ビットについては、受信データを第3の判定器22で硬判定 することにより、元の送信データを推定する。ただし、受信信号 $Lcy:y_4$, y_3 , y_2 , y_1 , y_a , y_b は、それぞれ前記送信側の出力: u_4 , u_3 , u_2 , u_1 , u_a , u_b に伝送路のノイズやフェージングの影響を与えた信号である。

5

10

15

20

まず、受信信号L c y : y_2 , y_1 , y_a , y_b を受け取ったターボ復号器では、第1の復号器11が、受信信号L c y : y_2 , y_1 , y_a を抽出し、これらの受信信号から推定される情報ビット(元の送信データ: u_{1k} , u_{2k} に相当): u_{1k} , u_{2k} の対数尤度比:L $(u_{1k}$), L $(u_{2k}$) を算出する(k は時刻を表す)。 すなわち、ここでは、 u_{2k} が 0 である確率に対する u_{2k} が 1 である確率と、 u_{1k} が 0 である確率に対する u_{1k} が 1 である確率と、を求めることとなる。なお、以降の説明では、 u_{1k} , u_{2k} のことを単に u_{k} と呼び、 u_{1k} , u_{2k} のことを単に u_{k} と呼ぶ。

ただし、第1図(b)において、 $Le(u_k)$ は外部情報を表し、 $La(u_k)$ は1つ前の外部情報である事前情報を表す。また、対数尤度比を算出する復号器としては、たとえば、既知の最大事後確率復号器(MAPTルゴリズム:MaximumA-Posteriori)が用いられることとが多いが、たとえば、既知のビタビ復号器を用いることとしてもよい。

つぎに、加算器 $1\ 2$ では、前記算出結果である対数尤度比から、第 2 の復号器 $1\ 5$ に対する外部情報: Le (u_k) を算出する。ただし、1 回目の復号においては、事前情報が求められていないため、La (u_k) = 0 である。

つぎに、インタリーバ13および14では、受信信号Lcyと外部情報:Le

10

 (u_k) に対して信号の並べ替えを行う。そして、第2の復号器15では、第1の復号器11と同様に、受信信号Lcy、および先に算出しておいた事前情報: $La(u_k)$ に基づいて、対数尤度比: $L(u_k^r)$ を算出する。

その後、加算器 16 では、加算器 12 と同様に、外部情報: $Le(u_k)$ を算出する。このとき、デインタリーバ 17 にて並べ替えられた外部情報は、事前情報: $La(u_k)$ として、前記第 10 の復号器 11 にフィードバックされる。

そして、上記ターボ復号器では、上記処理を、所定の回数(イテレーション回数)にわたって繰り返し実行することにより、より精度の高い対数尤度比を算出し、そして、第1の判定器 18 および第2の判定器 20 が、この対数尤度比に基づいて信号の判定を行い、もとの送信データを推定する。具体的にいうと、たとえば、対数尤度比が"L(u_k)>0"であれば、推定情報ビット: u_k を1と判定し、"L(u_k) ≤ 0 "であれば、推定情報ビット: u_k を0と判定する。なお、同時に受信する受信信号Lcy: y_3 , y_4 …については、第3の判定器 2 2を用いて硬判定される。

15 最後に、第1のR/Sデコーダ19および第2のR/Sデコーダ21では、所 定の方法でリードソロモン符号を用いたエラーのチェックを行い、推定精度があ る特定の基準を超えたと判断された段階で上記繰り返し処理を終了させる。そし て、リードソロモン符号を用いて、各判定器にて前記推定されたもとの送信デー タの誤り訂正を行い、より推定精度の高い送信データを出力する。

20 ここで、第1のR/Sデコーダ19および第2のR/Sデコーダ21によるもとの送信データの推定方法を具体例にしたがって説明する。ここでは、具体例として、3つの方法をあげる。第1の方法としては、たとえば、第1の判定器18または第2の判定器20にてもとの送信データが推定される毎に、対応する第1のR/Sデコーダ19、または第2のR/Sデコーダ21が、交互にエラーのチェックを行い、いずれか一方のR/Sデコーダが「エラーがない」と判断した段階でターボ符号器による上記繰り返し処理を終了させ、そして、リードソロモン符号を用いて前記推定されたもとの送信データの誤り訂正を行い、より推定精度

10

15

20

25

の高い送信データを出力する。

また、第2の方法としては、第1の判定器18または第2の判定器20にても との送信データが推定される毎に、対応する第1のR/Sデコーダ19、または 第2のR/Sデコーダ21が、交互にエラーのチェックを行い、両方のR/Sデ コーダが「エラーがない」と判断した段階でターボ符号器による上記繰り返し処 理を終了させ、そして、リードソロモン符号を用いて前記推定されたもとの送信 データの誤り訂正を行い、より推定精度の高い送信データを出力する。

また、第3の方法としては、上記第1および第2の方法にて誤って「エラーがない」と判断され、繰り返し処理が実施されなかった場合に誤訂正をしてしまうという問題を改善し、たとえば、予め決めておいた所定回数分の繰り返し処理を実施し、ある程度、ビット誤り率を低減しておいてから、リードソロモン符号を用いて前記推定されたもとの送信データの誤り訂正を行い、より推定精度の高い送信データを出力する。

このように、第1図(b)に示す復号器を用いた場合には、変調方式の多値化に伴ってコンスタレーションが増大する場合においても、特性劣化の可能性がある受信信号の下位2ビットに対する軟判定処理とリードソロモン符号による誤り訂正とを実施するターボ復号器と、受信信号におけるその他のビットに対して硬判定を行う判定器と、を備えることで、計算量の多い軟判定処理の削減と、良好な伝送特性と、を実現することが可能となる。

また、第1のR/Sデコーダ19および第2のR/Sデコーダ21を用いて送信データを推定することにより、イテレーション回数を低減することができ、計算量の多い軟判定処理およびその処理時間をさらに削減することが可能となる。 なお、ランダム誤りとバースト誤りが混在するような伝送路においては、シンボル単位での誤り訂正を行うR-S符号(リードソロモン)や他の既知の誤り訂正符号等との併用により優れた伝送特性が得られることが一般的に知られている。

つぎに、本発明のターボ符号器を用いて送信データを復号した場合のBER (ビットエラーレート)特性と、従来のターボ符号器を用いて送信データを復号し

た場合のBER特性と、を比較する。第7図は、両者のBER特性を示す図である。たとえば、BERを用いてターボ符号の性能を判断する場合、ターボ符号後の「最小ハミング重み: w_{min} 」が、高SNRのBERに対して影響を与える。すなわち、最小ハミング重みが小さいと、エラーフロア領域(BERの下落が緩やかになる領域)のBERが高くなることが一般的に知られている。このように、高 E_{ν} /N。領域、すなわち、エラーフロア領域では、最小ハミング重み: w_{min} が、最もBER特性に影響を与える。そこで、ここでは、各符号器の性能比較の指標として、ターボ符号語の最小ハミング重みを採用した。

また、第8図は、ある特定のインタリーバを採用した場合における、本発明の ターボ符号器の最小ハミング重みと従来のターボ符号器における最小ハミング重 みとを示す図である。この最小ハミング重みは、入力される情報ビット系列のハ ミング重みが '2' および '3' であるものを全パターンにわたってターボ符号 化し、その後、その符号化された系列のハミング重みを求め、その中の最小値を 示したものである。

15 第7図および第8図における比較検討結果から、最小ハミング重みが大きく、 エラーフロア領域のBER特性が低い、第1図に示すターボ符号器の性能の方が、 従来技術より明らかに優れているといえる。

このように、ターボ符号器1で使用する再帰的組織畳込み符号化器(エンコーダ)に、たとえば、第5図(b)および第6図に示すような、送信データのいずれか一方の系列を最終段の加算器に入力する形を採用することで、送信データの影響を冗長データに対してより強く反映させることができるようになる。すなわち、受信側における復調特性を、従来技術と比較して大幅に向上させることができる。

以上、ここまでの説明では、従来のターボ符号器と第1図に示すターボ符号器 25 との両方で、同一のインタリーバを用いることを前提とし、再帰的組織畳込み符 号化器の違いにより、受信側における復調特性を向上させた。以降の説明では、 本実施の形態にかかるインタリーバを用いることで、さらに、受信側における復

10

20

調特性を大幅に向上させ、シャノン限界に近い最適な伝送特性、すなわち、最適なBER特性を得る。

たとえば、第9図,第10図,第11図,第12図,および第13図は、第5図(a)に示すターボ符号器で用いられるインタリーバ32,33の処理を示す図である。具体的にいうと、第9図は、第5図(a)におけるインタリーバ32内のu1入力バッファの配列を示す図であり、第10図は、インタリーバ33内のu2入力バッファの配列を示す図であり、第11図は、行単位の並べ替えパターンを示す図であり、第12図は、並び替えパターンに入力データ系列:u1をマッピングした場合のデータ配列を示す図であり、第13図は、並び替えパターンに入力データ系列:u2をマッピングした場合のデータ配列を示す図である。ここで、図示のようにビットの並べ替えを行うインタリーバ32,33を用いて、情報ビット系列をランダムに入れ替える処理について説明する。なお、インタリーバ以外の構成については、前述と同様であるため、同一の符号を付してその説明を省略する。

- 15 本実施の形態のインタリーバは、以下の4つの処理を行う。
 - ①17 (M:横軸) ×17 (N:縦軸) の入力バッファ (289ビット分) 内に情報ビット系列を格納する (第9図、第10図参照)。
 - ②素数を用いて生成された特定の16ビットのランダム系列を、行単位に、1列 ずつ順に (左) シフトし、16種類のランダム系列を生成する。そして、すべて のランダム系列の17ビット目に0をマッピングし、17行目のマッピングパターンを1行目と同一とし、17 (M) $\times 17$ (N) のマッピングパターンを生成 する (第11図参照)。
 - ③上記のように生成された17 (M) \times 17 (N) のマッピングパターンに、インタリーブ長の情報ビット系列をマッピングする(第12図、第13図参照)。
- 25 ④マッピングされた情報ビット系列を列単位に読み出し、各再帰的組織畳込み符 号化器に対して出力する。

以下、上記各処理の動作を詳細に説明する。まず、横軸のビット数をM=17

10

かつ縦軸のビット数をN=17とした理由、すなわち、マッピングパターンを17ビットとした理由、について説明する。たとえば、再帰的組織畳込み符号化器においては、遅延器(一般的にはメモリと呼ばれる)の数によって、ある特定の間隔で自己終結パターンが発生する。具体的に言うと、情報ビット系列が2系統の場合には、最大2[®]-1間隔で自己終結パターン (出力が無限に0となる入力パターン)が発生する。なお、mはメモリ数を表す。

そこで、本実施の形態においては、第1の再帰的組織畳込み符号化器31および第2の再帰的組織畳込み符号化器34のいずれか一方で必ず自己終結パターンを回避できるように、ビットの並べ替えを行う。

上記符号器のいずれか一方で自己終結パターンを回避するためには、入力バッファの横軸がM≥ 2"+1で、かつ行 (M) と列 (N) がともにランダムパターンである必要があり、さらに、計算式 (1) を用いたランダムパターンを生成するためには、Mが素数である必要があるため、本実施の形態においては、入力バッファの横軸Mを、すなわち、マッピングパターンのビット数を、「M≥ 2"+1かつ素数」を満たす値とする。また、通常、インタリーバでは、ランダムパターンを用いて並べ替え後の情報ビット系列を、列単位に読み出すという観点から、縦軸においても自己終結パターンを回避する必要があるため、縦軸を「N≥ 2"+1 (素数でなくてもよい)」とした。したがって、第5図(b)に示すような、遅延器が4個の再帰的組織畳込み符号化器を用いた場合には、M≥17の素数, N≥17 (本実施の形態ではM=17.N=17)となる。

つぎに、インタリーバ32および33においては、上記のように決定された17 $(M) \times 17$ (N) の入力バッファ(289ビット分)内に情報ビット系列を

WO 01/91307 PCT/JP01/03952

格納する。このとき、本実施の形態のターボ符号器には、2系統の情報ビット系列が入力されるので、2系統の情報ビット系列の信号点間距離が0とならないように、たとえば、第9図および第10図に示すように、少なくともいずれか一方の行を入れ替える。具体的な入れ替え方法としては、たとえば、情報ビット系列: u1と情報ビット系列: u2との距離が1行~16行となる場合のすべての信号間距離を求め、そして、この中から、最適な伝送特性が得られるようなu1およびu2間の距離を決定し、少なくともいずれか一方の行を入れ替える。

5

15

20

つぎに、インタリーバ32および33では、素数を用いて生成された特定の16ビットのランダム系列を生成する。具体的にいうと、たとえば、インタリーブ 長: L_{turbo}=289ビット, N=17, M=P=17, 原始根: g₀=3とし、ランダムパターン(ランダム系列): Cを、前述した式(1)を用いて作成する。その結果、ランダムパターンCは、{1,3,9,10,13,5,15,11,16,14,8,7,4,12,2,6,}となる。

そして、第11図に示すように、ランダムパターンを行単位に1ビットずつ順に(左)シフトし、16種類のランダム系列を生成する。具体的にいうと、ラテンスクエアパターン(16×16)を形成することで、すべての行と列がランダム系列となる。そして、16種類のランダム系列の17ビット目に0をマッピングすることで、17(M)×16のマッピングパターンを生成し、さらに、17行目のマッピングパターンを1行目と同一とすることで、17(M)×17(N)のマッピングパターンを生成する。これにより、擬似ランダムパターンを生成するために計算式を複雑化した従来技術と比較して、インタリーバを簡単な構成で実現できる。

つぎに、インタリーバ32および33では、上記のように生成した17 (M) ×17 (N) のマッピングパターンに、インタリーブ長 (本実施の形態では28 9 ビット) の情報ビット系列をマッピングする。すなわち、第12図および第1 3図に示すように、17 (M) ×17 (N) のマッピングパターンを用いて、行単位に、入力バッファ内の情報ビット系列の入れ替えを行う。

10

15

20

25

最後に、インタリーバ32および33では、第12図および第13図のようにマッピングされた情報ビット系列を、列単位に読み出し、各再帰的組織畳込み符号化器に対して出力する。

このように、本実施の形態においては、「M≥2"+1かつ素数」×「N≥2"+1」の入力バッファ内に情報ビット系列を格納し、素数を用いて生成された特定の(M-1)ビットのランダム系列を行単位に1ビットずつシフトすることで(M-1)種類のランダム系列を生成し、この(M-1)種類のランダム系列から生成したM×Nのマッピングパターンに情報ビット系列をマッピングするインタリーバを備え、さらに、第1の再帰的組織畳込み符号化器31および第2の再帰的組織畳込み符号化器34のいずれか一方で自己終結パターンを回避できるようにしたため、誤り訂正能力を大幅に向上させることが可能となる。これにより、受信側における復調特性をさらに大幅に向上させることができるため、シャノン限界に近い最適な伝送特性、すなわち、最適なBER特性を得ることができる。

なお、本実施の形態においては、17 (M) $\times 17$ (N) のマッピングパターンにマッピングされた情報ビット系列を列単位に読み出す構成としたが、これに限らず、Nは「N ≥ 2 "+1」であるため、たとえば、N=18, 19, 20, …のように自然数で増やすこととしてもよい。これにより、インタリーブ長のフレキシビリティを向上させることが可能となる。また、上記のようにインタリーブ長のフレキシビリティを向上させることはできないが、たとえば、「M ≥ 2 " +1かつ素数」を満足する範囲でMを変更する(たとえば、19, 23, 29…)こととしてもよい。

なお、本実施の形態においては、上記のように、マッピングパターンの17ビット目をオール0(各行に対応する情報ビット系列の先頭ビット)にすることで終端処理を行っているが、これに限らず、逆に、マッピングパターンの1ビット目を17(各行に対応する情報ビット系列の最終ビット)とし、2ビット目以降で16×16のラテンスクエアパターンを形成することとしてもよい。これにより、インタリーブ前は、最終ビットとして読み出された情報ビット系列の289

15

25

ビット目を、インタリーブ実施後は、先頭の行で読み出すことができるため、畳 み込み後のパリティを確実に増やすことが可能となる。

以上、説明したとおり、本発明によれば、「M≥ 2"+1かつ素数」×「N≥ 2"+1」の入力バッファ内に情報ビット系列を格納し、素数を用いて生成された特定の(M-1)ビットのランダム系列を行単位に1ビットずつシフトすることで(M-1)種類のランダム系列を生成し、この(M-1)種類のランダム系列を生成し、この(M-1)種類のランダム系列から生成したM×Nのマッピングパターンに情報ビット系列をマッピングするインタリーバを備え、さらに、第1の再帰的組織畳込み符号化器31および第2の再帰的組織畳込み符号化器34のいずれか一方で自己終結パターンを回避できるようにしたため、誤り訂正能力を大幅に向上させることが可能となる。これにより、受信側における復調特性をさらに大幅に向上させることができるため、シャノン限界に近い最適な伝送特性、すなわち、最適なBER特性を実現可能な通信装置を得ることができる、という効果を奏する。

つぎの発明によれば、2系統の情報ビット系列の距離が1行~(N-1)行となる場合のすべての信号間距離を求めことで、この中から、最適な伝送特性を選択可能な通信装置を得ることができる、という効果を奏する。

つぎの発明によれば、擬似ランダムパターンを生成するために計算式を複雑化 した従来技術と比較して、インタリーバを簡単な構成で実現可能な通信装置を得 ることができる、という効果を奏する。

20 つぎの発明によれば、インタリーブ長のフレキシビリティを向上させることが 可能な通信装置を得ることができる、という効果を奏する。

つぎの発明によれば、インタリーブ前は、最終ビットとして読み出される情報 ビット系列の (M×N) ビット目を、インタリーブ実施後は、先頭の行で読み出 すことができるため、畳み込み後のパリティを確実に増やすことが可能な通信装 置を得ることができる、という効果を奏する。

つぎの発明によれば、「 $M \ge 2^m + 1$ かつ素数」 \times 「 $N \ge 2^m + 1$ 」の入力バッファ内に情報ビット系列を格納し、素数を用いて生成された特定の(M-1)ビ

5

15

20

ットのランダム系列を行単位に1ビットずつシフトすることで(M-1)種類のランダム系列を生成し、この(M-1)種類のランダム系列から生成したM×Nのマッピングパターンに情報ビット系列をマッピングするインタリーバを備え、さらに、第1の再帰的組織畳込み符号化器31および第2の再帰的組織畳込み符号化器34のいずれか一方で自己終結パターンを回避できるようにしたため、誤り訂正能力を大幅に向上させることが可能となる。これにより、受信側における復調特性をさらに大幅に向上させることができるため、シャノン限界に近い最適な伝送特性、すなわち、最適なBER特性、を実現することができる、という効果を奏する。

10 つぎの発明によれば、2系統の情報ビット系列の距離が1行~(N-1)行となる場合のすべての信号間距離を求めことで、この中から、最適な伝送特性を選択することができる、という効果を奏する。

つぎの発明によれば、擬似ランダムパターンを生成するために計算式を複雑化 した従来技術と比較して、インタリーバを簡単な構成で実現できる、という効果 を奏する。

つぎの発明によれば、インタリーブ長のフレキシビリティを向上させることが できる、という効果を奏する。

つぎの発明によれば、インタリーブ前は、最終ビットとして読み出される情報 ビット系列の (M×N) ビット目を、インタリーブ実施後は、先頭の行で読み出 すことができるため、畳み込み後のパリティを確実に増やすことができる、とい う効果を奏する。

産業上の利用可能性

以上のように、本発明にかかる通信装置および通信方法は、DMT (Discrete Multi Tone) 変復調方式やOFDM (Orthogonal Frequency Division Multiplex) 変復調方式等により、既存の通信回線を用いたデータ通信に適している。

27

請求の範囲

1. 2系統の情報ビット系列を畳込み符号化して第1の冗長データを出力する 第1の再帰的組織畳込み符号化器と、インタリーブ処理後の前記情報ビット系列 を畳込み符号化して第2の冗長データを出力する第2の再帰的組織畳込み符号化 器と、を備えるターボ符号器を採用する通信装置において、

前記ターボ符号器は、

「M (横軸:素数) = 2 "+1」×「N (縦軸:自然数) = 2 "+1」の入力バッファ内に前記情報ビット系列を格納し(mは整数)、

- 10 前記素数を用いて生成された特定の(M-1)ビットのランダム系列を行単位 に1ビットずつシフトすることで、(M-1)種類のランダム系列を生成し、さらに、すべてのランダム系列における各行のMビット目に最小値をマッピングし、かつN行目のマッピングパターンを1行目と同一とすることで、M×Nのマッピングパターンを生成し、
- 15 前記M×Nのマッピングパターンに、インタリーブ長の情報ビット系列をマッピングし、

前記マッピング後の情報ビット系列を列単位に読み出し、前記第2の再帰的組織畳込み符号化器に対して出力するインタリーバ、

を備えることを特徴とする通信装置。

20

5

2. 前記インタリーバは、

前記2系統の情報ビット系列を入力バッファに格納する場合、それらの信号点 間距離が0とならないように、少なくともいずれか一方の行を入れ替えることを 特徴とする請求の範囲第1項に記載の通信装置。

25

3. 前記インタリーバは、

前記(M-1)種類のランダム系列として、(M-1) \times (N-1)のバッフ

20

ァ内でラテンスクエアパターンを形成することを特徴とする請求の範囲第1項に 記載の通信装置。

- 4. 前記インタリーバは、
- 5 さらに、「N(縦軸:自然数) $\geq 2^m+1$ 」を満たすように、Nを決定することを特徴とする請求の範囲第1項に記載の通信装置。
 - 5. 前記インタリーバは、

前記素数 (M-1) 種類のランダム系列におけるすべての行の先頭に、最大値 をマッピングし、かつN行目のマッピングパターンを1行目と同一とすることで、 M×Nのマッピングパターンを生成することを特徴とする請求の範囲第1項に記載の通信装置。

6. ターボ符号器内で2系統の情報ビット系列の並べ替えを行う通信方法にあっては、

「M(横軸:素数) $=2^m+1$ 」 \times 「N(縦軸:自然数) $=2^m+1$ 」の入力バッファ内に前記情報ビット系列を格納するビット系列格納ステップと、

前記素数を用いて生成された特定の(M-1)ビットのランダム系列を行単位に1ビットずつシフトすることで、(M-1)種類のランダム系列を生成し、さらに、すべてのランダム系列における各行のMビット目に最小値をマッピングし、かつN行目のマッピングパターンを1行目と同一とすることで、 $M\times N$ のマッピングパターンを生成するマッピングパターン生成ステップと、

前記M×Nのマッピングパターンに、インタリーブ長の情報ビット系列をマッピングするマッピングステップと、

25 前記マッピング後の情報ビット系列を列単位に読み出すビット系列読み出しス テップと、

を含むことを特徴とする通信方法。

29

7. 前記ビット系列格納ステップにあっては、

前記2系統の情報ビット系列を入力バッファに格納する場合、それらの信号点間距離が0とならないように、少なくともいずれか一方の行を入れ替えることを特徴とする請求の範囲第6項に記載の通信方法。

8. 前記マッピングパターン生成ステップにあっては、

前記(M-1)種類のランダム系列として、(M-1)×(N-1)のバッファ内でラテンスクエアパターンを形成することを特徴とする請求の範囲第 6 項に 記載の通信方法。

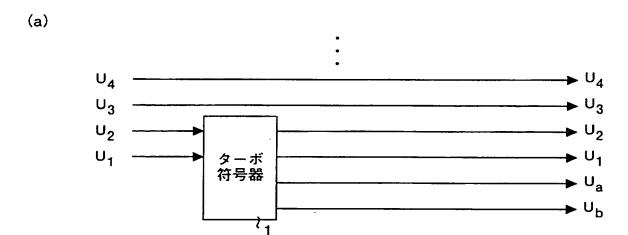
- 9. さらに、「N(縦軸:自然数) $\geq 2^m+1$ 」を満たすように、Nを決定することを特徴とする請求の範囲第6項に記載の通信方法。
- 15 10. 前記マッピングパターン生成ステップにあっては、

前記素数(M-1)種類のランダム系列におけるすべての行の先頭に、最大値をマッピングし、かつN行目のマッピングパターンを1行目と同一とすることで、M×Nのマッピングパターンを生成することを特徴とする請求の範囲第6項に記載の通信方法。

5

1/18

第1図

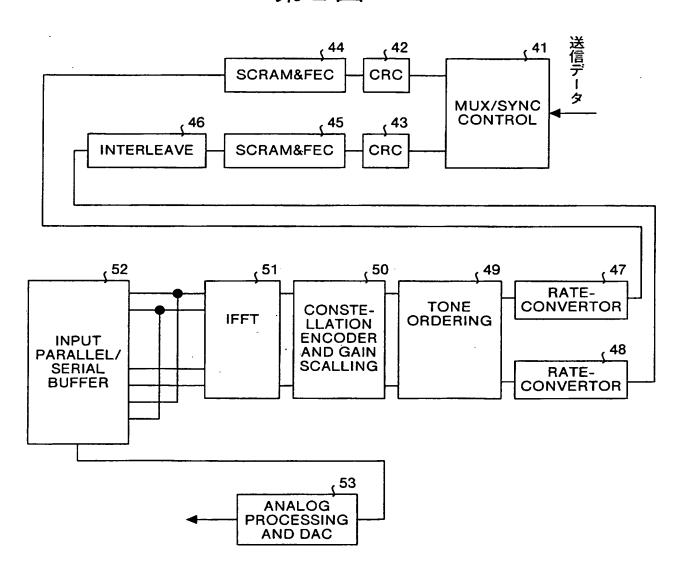


(b)

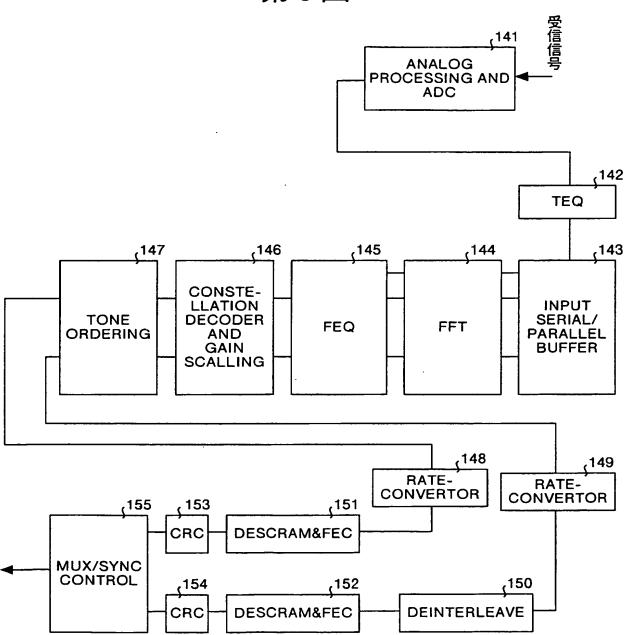
,22 第3の判定器 Lcy (y_3, y_4, \cdots) ,12 ,-Le(u_k) -Le(u_k) _L(u'_k) \ L(u'_k) 13) 17 ع $L_a(u_k)=0$ A switch intial:A after second:B テ・インタリーハ・ La 第2の (u_k) 復号器 第1の 復号器 14 Lcy (y₁,y₂,y_a,y_b) インタリーハ* 第2の 18, テーコータ 第1の R/S デコーダ 第1の 判定器



第2図







第4図

(a)

	·		
	(1.0)	(0.0)	
-	(1.1)	(0.1)	_
	•		

(b)

• (1001)	• (1011)	(0001)	(0011) • b
• (1000)	(1010)	(0000)	• (0010)
(1101)	(1111)	• a • (0101)	(0111)
• (1100)	• (1110)	(0100)	• (0110)

(c)

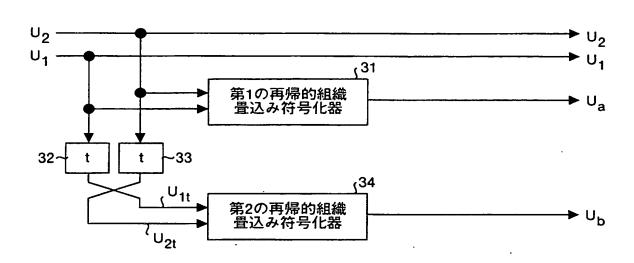
	1 0 1	3 • 2 • 3 • 2	1 0 1 1	• 3 • 2 • 3 • 2	0	3 2 a 3	0 1 0	3 • 2 • 3 •	
_	1 0	3.	b 1 0	3 • 2 • 3 • 2	0 1 0	3 • 2 • 3 • 2	0 0 1	3 • 2 • 3 • 2	-



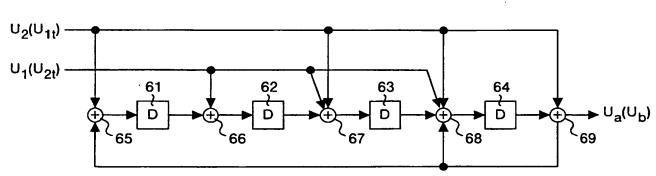
5/18

第5図

(a)

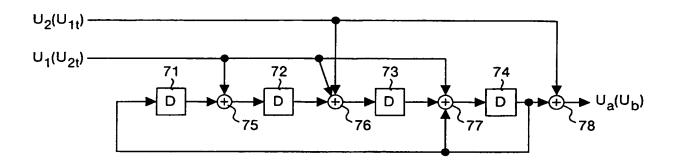




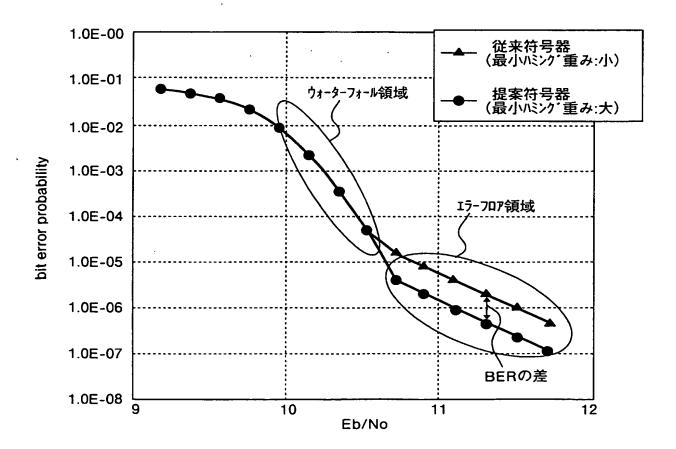


6/18

第6図



第7図



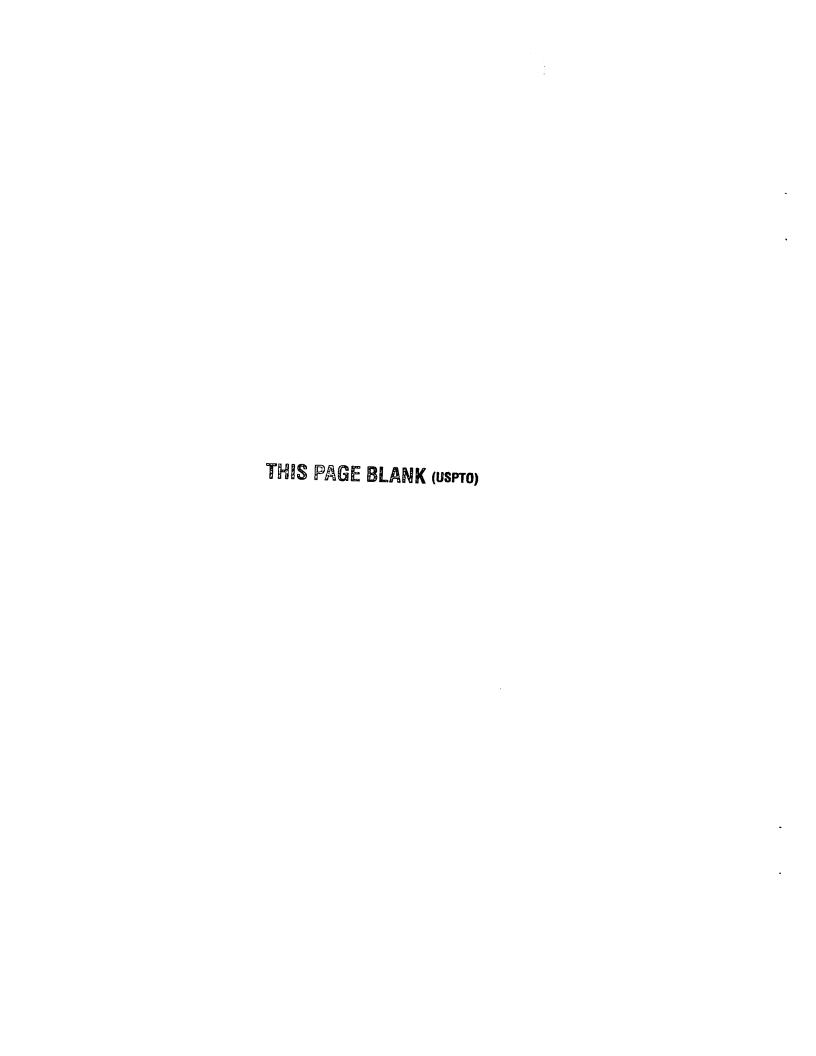
7/18

第8図

インタリーハ [・] サイス [・] (bit)	従来符号器	提案符号器
128	10	11
256	10	11
512	. 10	12

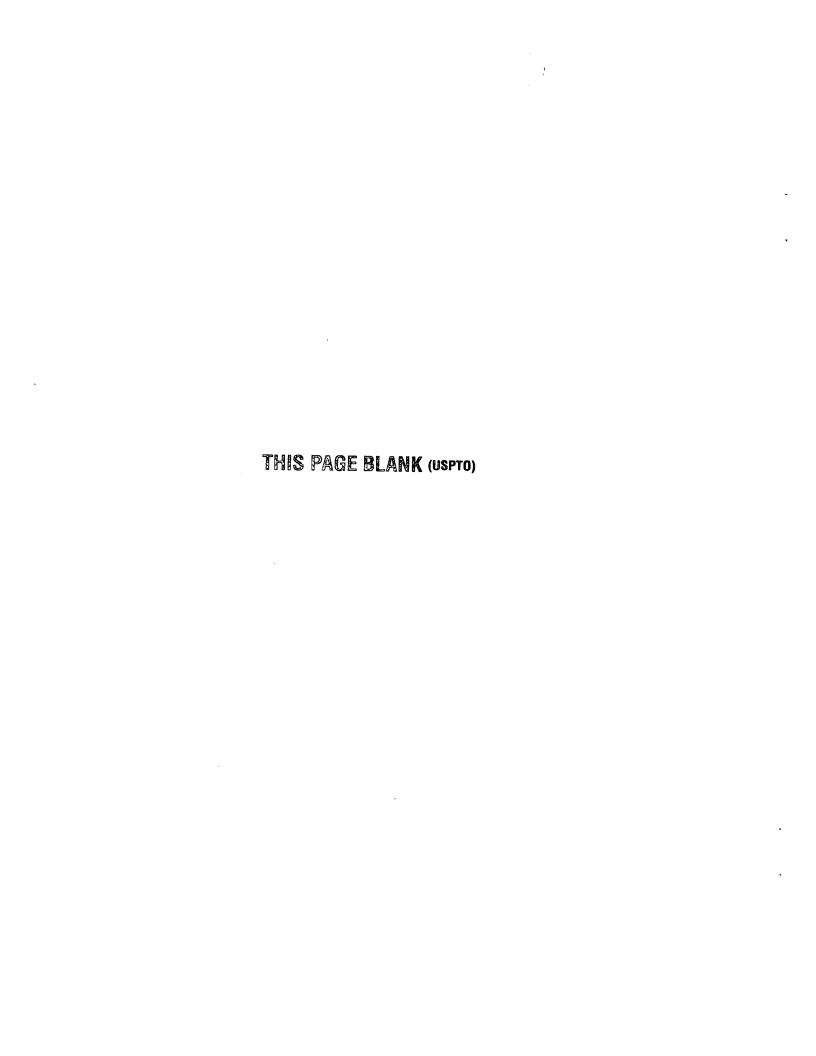
第9図

	,																
17	16	33	20	29	84	5	118	135	152	169	188	203	220	237	254	271	288
16	15	32	49	26	83	100	117	134	151	168	185	202	219	236	253	270	287
15	14	31	48	65	85	66	116	133	150	167	184	201	218	235	252	269	286
14	13	30	47	64	8	86	115	132	149	166	183	200	217	234	251	268	285
13	12	53	46	63	8	97	114	131	148	165	182	199	216	233	250	267	284
12	=	28	45	62	79	96	113	130	147	154	181	198	215	232	249	566	283
=	5	27	44	61	78	92	112	129	146	163	180	197	214	231	248	265	282
9	6	56	43	9	11	94	=======================================	128	145	162	179	196	213	230	247	264	281
6	8	25	42	29	9/	93	110	127	144	161	178	195	212	229	246	263	280
8	2	24	4	28	75	95	109	126	143	160	177	194	211	228	245	262	279
7	9	23	9	22	74	91	108	125	142	159	176	193	210	227	244	261	278
9	5	22	33	26	73	06	107	124	141	158	175	192	209	226	243	260	277
5	4	21	38	22	72	83	106	123	140	157	174	191	208	225	242	259	276
4	က	20	37	24	71	88	105	122	139	156	173	190	207	224	241	258	275
ဗ	2	19	36	23	20	87	104	121	138	155	172	189	206	223	240	257	274
2	-	48	32	25	69	98	103	120	137	154	171	188	202	222	239	256	273
-	0	17	34	21	99	82	102	119	136	153	170	187	204	221	238	255	272
Σ/ /z	-	7	က	4	သ	9	7	∞	တ	2	Ξ	12	.	4	15	16	17



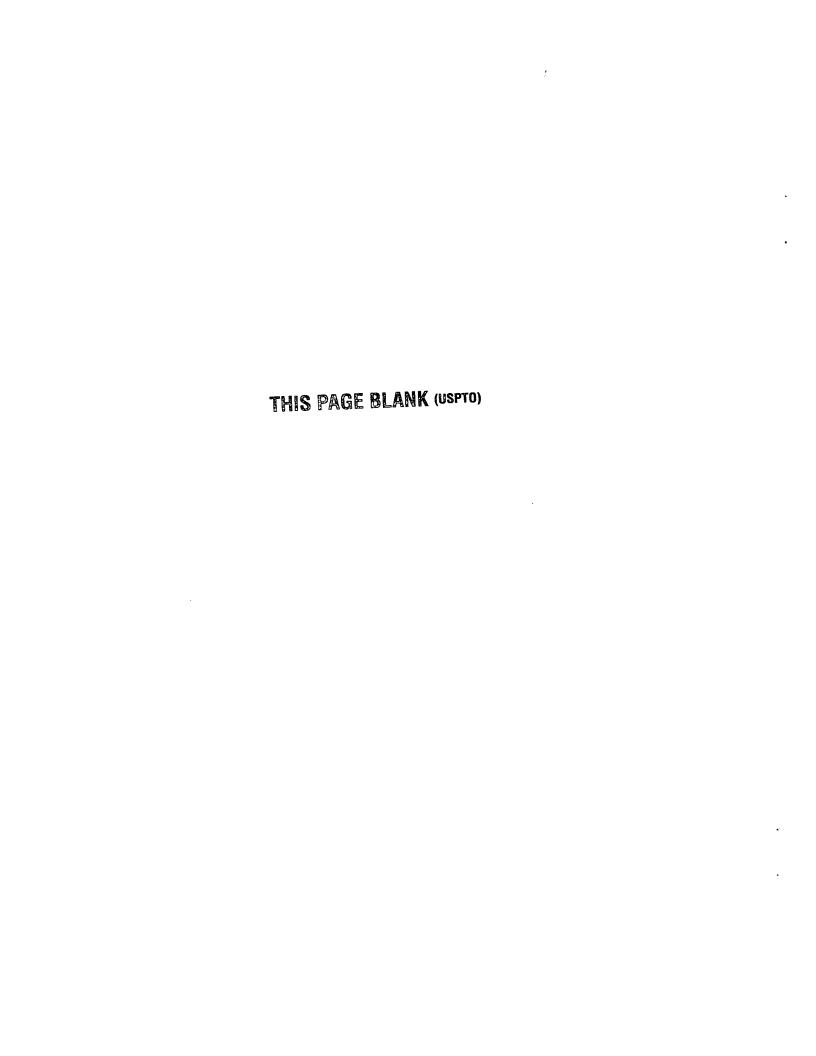
第10図

1. 1								_									
7	33	20	29	. 84	101	118	135	152	169	186	203	220	237	254	271	288	16
16	32	49	99	83	100	117	134	151	168	185	202	219	236	253	270	287	15
15	31	48	65	82	66	116	133	150	167	184	201	218	235	252	269	286	4
4	30	47	64	8	86	115	132	149	166	183	200	217	234	251	268	285	13
13	53	46	63	80	97	114	131	148	165	182	199	216	233	250	267	284	12
12	28	45	62	79	96	113	130	147	164	181	198	215	232	249	266	283	Ξ
=	27	44	61	78	92	112	129	146	163	180	197	214	231	248	265	282	10
5	56	43	90	77	94	111	128	145	162	179	196	213	230	247	264	281	တ
6	25	42	29	9/	93	110	127	144	161	178	195	212	229	246	263	280	æ
8	24	41	28	75	92	109	126	143	160	177	194	211	228	245	262	279	7
7	23	4	27	74	91	108	125	142	159	176	193	210	227	244	261	278	9
9	22	33	26	73	6	107	124	141	158	175	192	209	226	243	260	277	2
2	51	38	22	72	83	106	123	140	157	174	191	208	225	242	259	276	4
4	20	37	24	71	88	105	122	139	156	173	190	202	224	241	258	275	က
3					87												7
2	8	35	25	69	98	103	120	137	154	171	188	202	222	238	256	273	₩-
-	17	34			82								-	-	255	272	0
<u>≥</u> /z	-	7	က	4	2	9	7	∞	6	9	Ξ	12	13	14	15	16	17



第11図

17	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0
16	9		က	6	9	13	5	15	Ξ	16	4	∞	7	4	12	8	9
5	2	9	-	က	6	10	13	ა	15	=	16	4	œ	7	4	12	2
14	12	7	ဖ	-	က	6	9	13	ა	15	=	16	14	∞	7	4	12
13	4	12	7	9	_	က	6	10	13	2	15	Ξ	16	4	œ	7	4
12	7	4	12	7	9		თ	0	9	13	လ	15	Ξ	16	14	ω	7
=	80	7	4	12	~	ဖ	_	က	თ	9	1 3	2	15	Ξ	16	14	œ
10	14	œ	7	4	12	7	9	-	က	6	10	13	ა	15	=	16	4
6	16	14	∞	7	4	12	7	9	_	က	တ	우	13	လ	15	=	16
ھ	-	16	4	œ	7	4	12	7	9		က	6	9	13	2	15	=
7	15	=	16	4	ထ	7	4	12	7	9	-	က	တ	9	13	გ	15
9	5	15	=	16	4	∞	7	4	12	7	9	-	က	თ	10	13	2
5	13	2	15	Ξ	16	4	œ	7	4	12	8	9	-	က	တ	0	13
4	0	13	2	15	=	16	14	∞	7	4	12	7	9	-	က	တ	9
3	თ	9	13	2	15	Ξ	16	4	ω	7	4	12	7	9	-	က	o
2	က	6	우	13	5	15	Ξ	16	4	ω	7	4	12	7	9	-	က
-	-	က	တ	9	13	2	15	=	16	14	∞	7	4	12	2	9	-
Σ/Z	_	7	က	4	2	9	7	∞	<u></u> б	9	Ξ	12	13	4	15	16	17



l	<u>?</u>	X	
	C	\	J
	•	_	
1	F	Ц	<u>,</u>

12	0	17	34	51	89	82	102	119	136	153	170	187	204	221	238	255	272
16	9	2	37	9	78	86	107	134	147	169	184	195	211	225	250	257	278
15	2	23	35	54	77	95	115	124	151	164	186	201	212	228	242	267	274
4	12	19	40	52	71	94	112.	132	141	168	181	203	218	229	245	259	284
13	4	59	36	22	69	88	=======================================	129	149	158	185	198	220	235	246	262	279
12	7	21	46	53	74	98	105	128	146	166	175	202	215	237	252	263	279
=	8	24	38	63	70	91	103	122	145	163	183	192	219	232	254	269	280
10	4	25	41	22	80	87	108	120	139	162	180	200	209	236	249	271	286
6	16	33	45	28	72	26	104	125	137	156	179	197	217	226	253	266	288
8	=	33	48	29	75	83	114	121	142	154	173	196	214	234	243	270	283
7	15	28	20	65	9/	92	105	131	138	159	171	190	213	231	251	260	287
9	5	32	45	29	82	93	109	123	148	155	176	188	207	230	248	268	277
5	13	22	49	62	84	66	110	126	140	165	172	193	205	224	247	265	285
4	10	30	33	99	79	101	116	127	143	157	182	189	210	222	241	264	282
က	6	27	47	26	83	96	118	133	144	160	174	199	206	227	239	258	281
2	က	56	44	64	73	100	113	135	150	161	177	191	216	223	244	256	275
-	-	50	43	61	8	90	117	130	152	167	178	194	208	233	240	261	273
∑/ /z	-	7	က	4	2	9	7		တ	0	Ξ	12	13	14	5	16	17

第13図

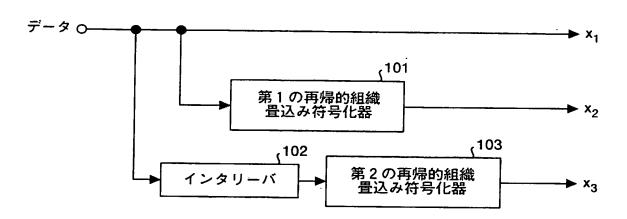
17	17	34	5	89	85	102	119	136	153	170	187	204	221	238	255	272	0
16	23	35	54	77	95	115	124	151	164	186	201	212	228	242	267	274	9
15	19	4	52	71	94	112	132	141	168	181	203	218	229	245	259	284	7
14	29	36	57	69	88	111	129	149	158	185	198	220	235	246	262	276	12
13	21	46	53	74	86	105	128	146	166	175	202	215	237	252	263	279	4
12	24	38	63	20	91	103	122	145	163	183	192	219	232	254	269	280	7
1	25	4	55	80	87	108	120	139	162	180	200	209	236	249	271	286	∞
10	31	42	28	72	97	104	125	137	156	179	197	217	226	253	266	288	14
6	33	48	29	75	83	114	121	142	154	173	196	214	234	243	270	283	16
8	28	20	92	9/	92	106	131	138	159	171	190	213	231	251	260	287	=
7	32	45	29	85	93	109	123	148	156	176	188	207	230	248	268	277	15
9	22	49	62	84	66	110	126	140	165	172	193	205	224	247	265	285	2
2	30	33	99	79	101	116	127	143	157	182	189	210	222	241	264	282	13
4	27	47	26	83	96	118	133	144	160	174	199	206	227	239	258	281	9
3			64														
2	20	43	61	8	8	117	130	152	167	178	194	208	233	240	261	273	က
+	18																
Σ/ /z	-	7	က	4	വ	9	_	80	6	9	=	12	13	14	15	16	17



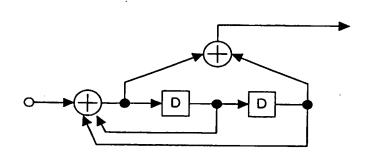
13/18

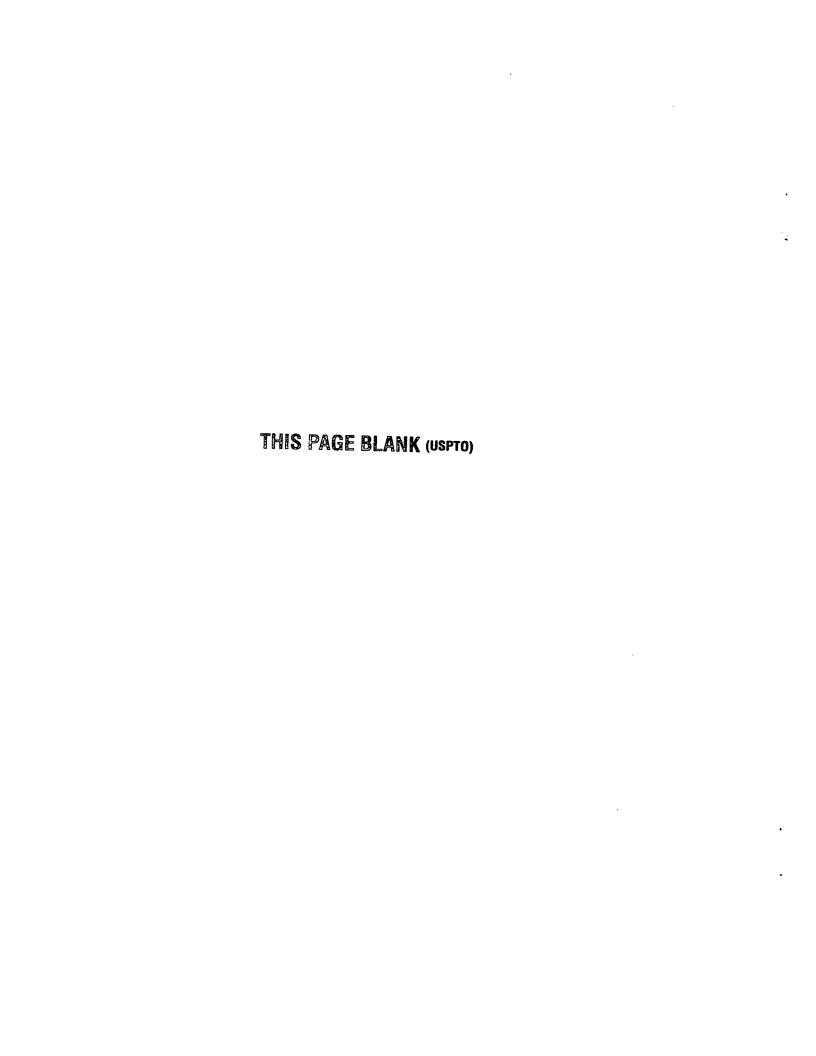
第14図

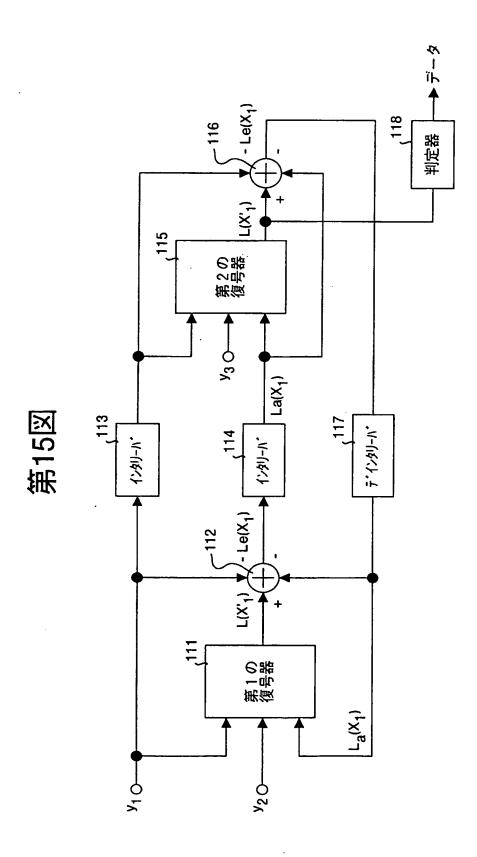
(a)

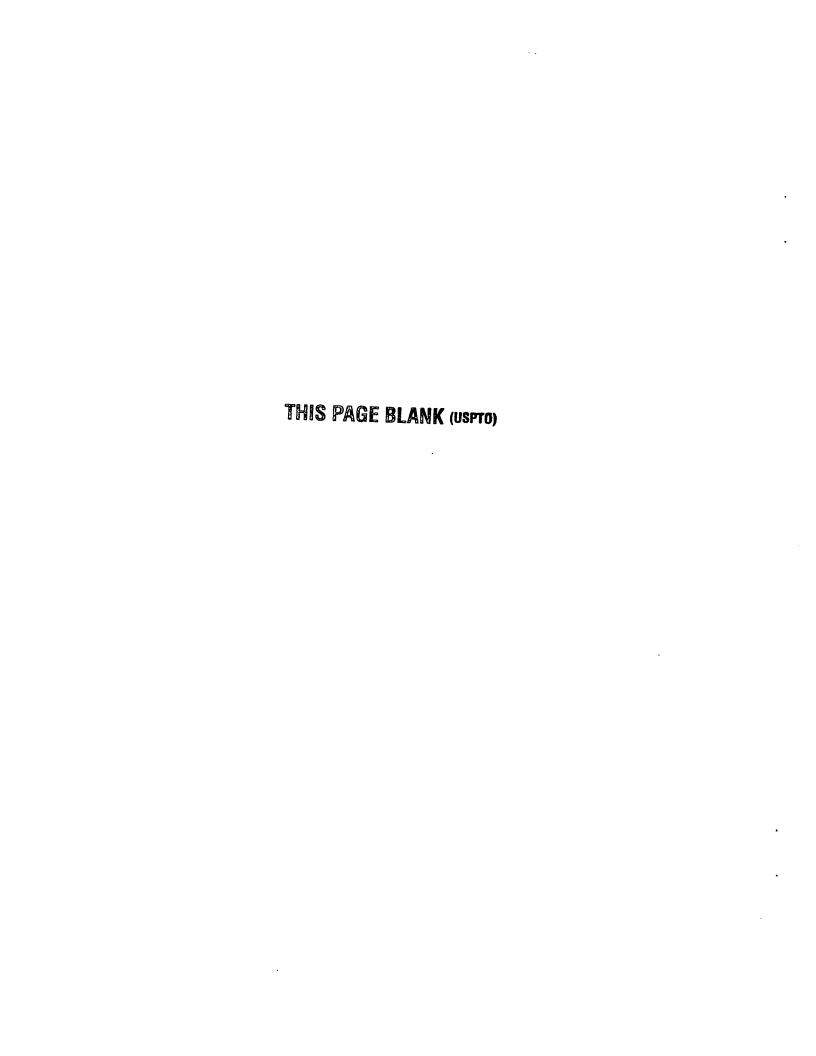


(b)





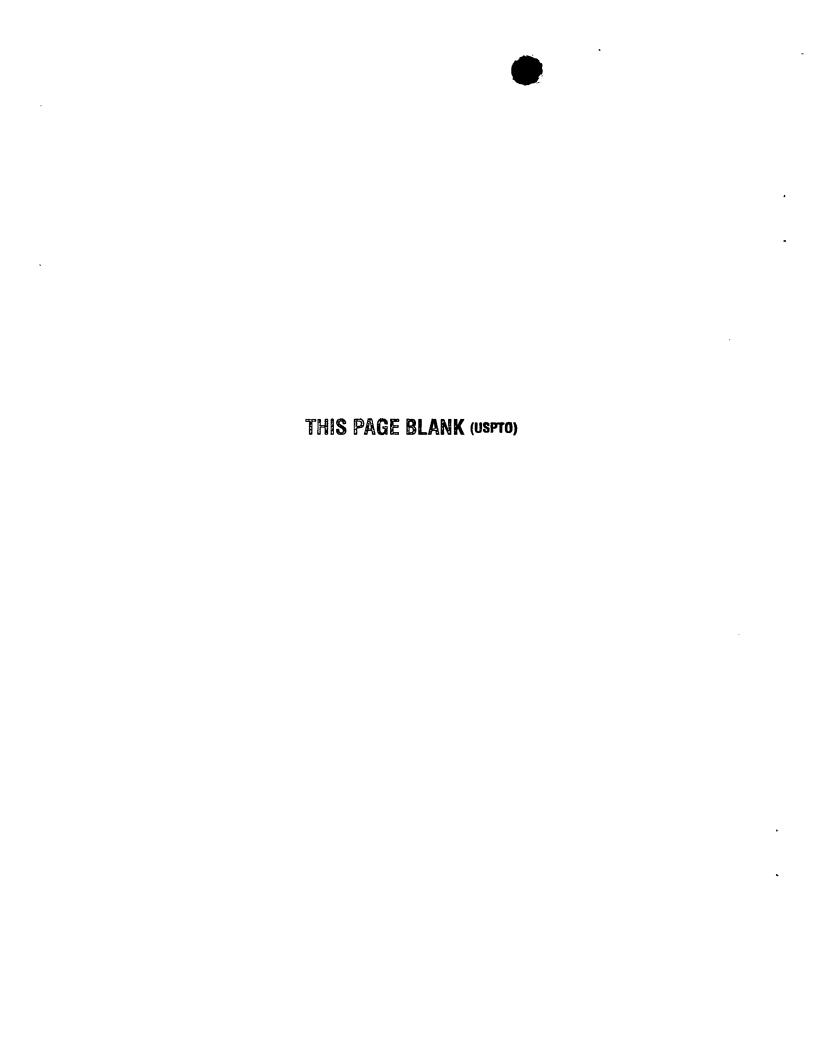




15/18

$\overline{}$	_					_								_								1										
20	51	က	21	48	20	34	23	7	45	12	40	23	30	23	30	30	23	23	30	30	23											
19	25	38	4	6	37	53	25	25	43	9	39	4	6	17	22	53	43	52	4	=	38											
18	32	22	56	51	34	45	30	5	14	3	88	က	ω	સ	12	21	32	30	20	27	19											
17	24	49	9	16	47	15	•	54	44	28	37	42	13	16	10	44	46	-	45	47	36											
16	18	20	12	સ	56	2	23	32	7	14	36	5	4	51	. 26	33	33	23	48	19	18											
15	40	ဖ	22	17	Ξ	37	52	6	53	7	35	17	7	4	4	43	Ξ	25	17	37	6											
14	30	23	8	23	23	တ္တ	93	23	23	30	34	26	2	48	51	∞	33	8	27	33	31											
13	49	44	38	58	24	유	-	49	42	15	33	46	9	47	44	36	13	-	46	88	42	53	0	0	0	0	0	0	0	0	0	0
12	20	45	55	4	7	2	23	က	56	34	32	8	5 8	14	19	က	22	23	45	35	21	52	14	48	33	45	3	48	23	33	41	27
11	#	40	37	43	O	7	52	Ξ	9	17	31	9	53	38	7	40	22	25	9	4	37	51	37	25	53	Ξ	7	9	52	37	38	6
10	48	12	8	27	14	8	30	2	34	35	30	31	14	32	20	21	56	တ္တ	22	ည	45	50	41	34	က	8	ß	7	၉	12	7	8
6	36	46	1 3	49	9	42	-	36	16	44	29	10	36	45	24	15	44	-	9	46	49	49	44	42	46	15	49	36	-	44	13	9
8	27	32	သ	32	45	4	23	5 6	200	22	28	34	32	∞	2	4	20	23	19	સ	51	48	33	7	34	33	35	12	23	20	က	5
7	7	37	9	6	17	40	25	7	22	=	27	52	25	32	25	25	25	25	52	25	52	47	38	43	6	9	22	4	25	38	17	62
9	45	27	33	34	20	3	တ္တ	∞	2	32	56	39	သ	2	ω	22	32	တ္တ	14	12	56	46	2	20	35	ა	33	19	င္က	21	ω	41
5	47	24	15	46	13	58	-	47	49	16	25	16	58	54	42	46	47	-	16	15	13	45	28	15	49	13	16	24	-	58	9	47
4	22	33	<u>8</u>	က	35	27	23	3	48	80	24	12	19	20	35	48	21	23	41	35	33	44	21	33	27	7	19	∞	23	35	33	22
3	43	1	=	53	38	တ	25	43	7	4	23	တ	Ξ	_	38	4	17	25	တ	6	43	43	59	4	43	37	9	88	25	53	တ	25
2	19	7	45	33	12	က	က	34	22	2	22	20	51	6	14	8	41	တ္တ	33	20	48	42	35	33	4	22	27	48	တ္တ	18	51	39
-	-	-	_	-	-	_	-	_		-	21	15	2	44	47	58	49	-	15	98	24	41	13	47	28	36	42	16	_	5	24	45
∑/ /z		7	က	4	2	9	7	œ	<u></u>	10	∑ /2	-	7	က	4	သ	ဖ	_	∞	တ	9	<u>∑</u> /∠	1	7	က	4	ည	9	7	80	 თ	5





															5/1 3	0																
20	ج.	56	127	207	232	299	341	373	469	489	40	23	83	129	189	242	288	341	401	454	200											
19	25	6	110	199	249	294	370	396	467	483	39	l									515											
8	8	75	132	210	246	310	388	392	430	480	88	က	. 59	137	171	263	297	348	421	451	496											
17	24	102	116	175	259	280	319	395	468	505	37	42	99	122	169	256	311	319	413	471	543											
16	182	73	118	190	238	270	341	406	426	491	ဗွ	5	94	157	185	251	298	341	419	443	495											
15	4	23	131	176	223	302	370	411	453	484	35	17	9	146	163	255	276	370	388	461	486											
4-	္က	9/	136	182	235	295	348	394	447	202	34	56	7	154	180	220	304	348	398	457	208	_										
13	49	97	142	187	236	275	319	420	466	492	33	46	69	153	203	246	218	319	417	452	519	53	0	23	106	159	212	265	318	371	424	477
12	20	86	128	200	214	286	341	374	450	511	32	8	79	120	178	215	287	341	416	459	498	25	14	101	139	204	243	283	341	410	465	504
=	=	93	143	202	221	272	370	382	430	494	31	9	85	144	166	252	290	370	377	428	514	51	37	78	135	170	219	27.1	370	408	462	517
10	48	65	108	186	226	285	348	376	458	512	စ္က	31	29	141	209	233	291	348	393	459	522	20	41	87	109	177	217	267	348	383	445	497
6	36	66	119	208	222	307	319	407	440	521	. 29	10	83	148	183	227	309	319	381	470	526	49	44	92	152	174	261	301	319	415	437	487
8	27	88	111	191	257	279	341	397	444	499	28	34	82	114	179	253	315	341	330	455	528	48	33	55	140	198	247	277	341	391	427	482
7	7	6	112	168	229	305	370	378	449	488	27	52	105	158	211	564	319	370	423	476	529	47	38	96	115	165	237	569	370	409	441	206
9	45	80	145	193	262	296	348	379	442	209	56	39	28	126	167	234	300	348	382	436	503	46	.2	103	138	164	245	284	348	422	432	518
ည	47	77	121	202	225	293	319	418	473	493	52	16	8	130	201	258	312	319	387	439	490	45	28	89	155	172	228	289	319	366	434	524
4	22	92	124	162	244	292	341	402	472	485	24	12	75	156	194	260	316	341	412	456	510	44	21	8	133	161	231	273	341	403	463	527
3	43	20	117	188	220	274	370	414	431	18	23	6	64	113	197	216	282	370	380	464	520	43	53	22	149	196	218	303	370	400	433	502
2	19	74	151	192	224	268	348	405	446	479	22	20	104	125	173	230	306	348	404	474	525	45	35	98	147	181	239	313	348	383	475	516
-	-	24	107	160	213	566	319	372	425	478	21	15	63	150	206	240	314	319	386	460	201	41	13	100	134	195	254	281	319	384	448	523
∑/ Z	-	8	က	4	S	9	7	80	ത	9	∑/ /z	-	~	က	4	2	9	_	æ	6	2	≥ /2	-	2	က	4	လ	9	_	∞	<u>ნ</u>	9

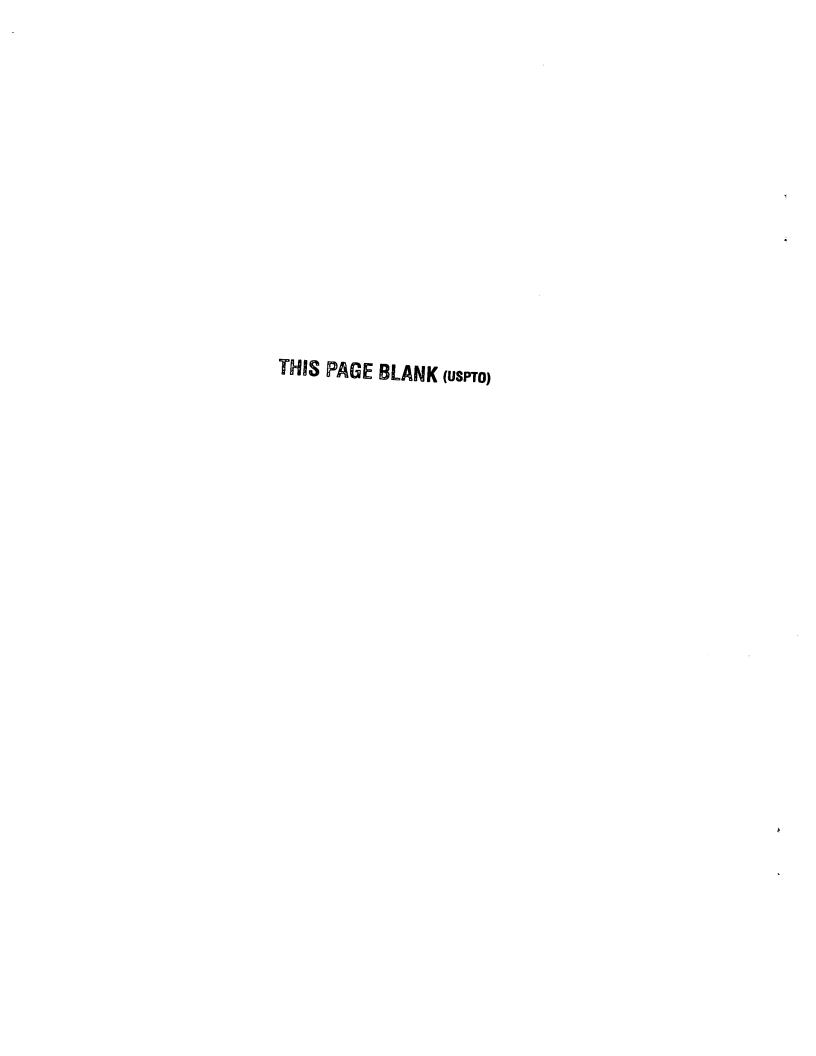




17/18

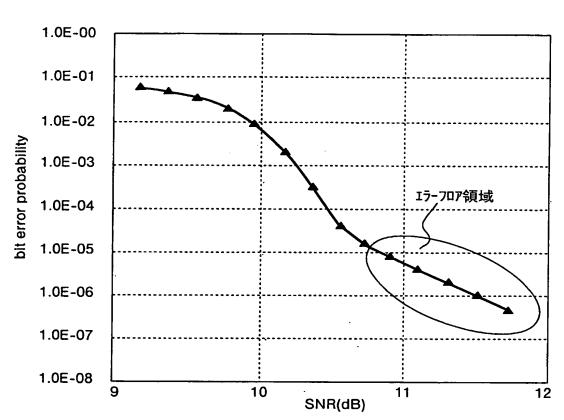
	$\overline{}$										7	_			_							_											
6	3 5	904 004 004	409	341	299	232	207	127	26	51	6	500	454	401	341	288	242	189	129	83	23												
Ş		465	, oc.	370	294	249	199	110	6	25	39	515	435	375	370	308	241	184	123	62	4												
9	2 5	0 6 6 0 0 0	30,0	348	310	246	210	132	72	35	88	496	451	421	348	297	263	171	137	6	က												
1	-	200	39.5	319	280	259	175	116	102	24	37	513	471	413	319	311	256	169	122	99	45												
16	2 5	436	406	341	270	238	190	118	73	18	38	495	443	419	341	298	251	185	157	94	S	İ											
15	2 5	453	411	370	305	223	176	131	29	40	35	486	461	388	370	276	255	163	146	8	17												
7	£03	447	394	348	295	235	182	136	9/	30	8	508	457	398	348	304	220	180	154	7	56		Т										1
12	2 8	466 466	420	319	275	236	187	142	97	49	33	519	452	417	319	278	248	203	153	69	46	53	477	424	371	318	265	212	159	106	53	0	
12	2 E	450	374	341	286	214	200	128	86	20	32	498	459	416	341	287	215	178	120	79	∞	52	504	465	410	341	283	243	204	139	101	14	
+	- 6	430	382	370	. 272	221	202	143	93	=	31	514	428	377	370	290	252	166	144	85	9	51	517	462	408	370	271	219	170	135	78	37	
10	512	458	376	348	285	226	186	108	65	48	ဧ	522	429	393	348	291	233	209	141	29	31	20	497	445	383	343	267	217	177	109	87	41	
σ	521	440	407	319	307	222	208	119	66	36	53	526	470	381	319	309	227	183	148	88	10	49	487	437	415	319	301	261	174	152	92	44	
α	400	444	397	341	279	257	191	=======================================	88	27	28	528	455	330	341	315	253	179	114	82	34	48	482	427	391	341	277	247	198	140	22	33	
7	488	449	378	370	305	229	168	112	6	7	27	529	476	423	370	317	264	211	158	105	52	47	206	441	409	370	569	237	165	115	96	38	
9	505	442	379	348	296	262	193	145	80	45	26	503	436	385	348	300	234	167	126	28	33	46	518	432	422	348	284	245	164	138	103	2	
5	493	473	418	319	293	225	205	121	77	47	25	490	439	387	319	312	258	201	130	<u>8</u>	16	45	524	434	399	319	289	228	172	155	89	28	
4	485	472	402	341	292	244	162	124	92	22	24	510	456	412	341	316	260	194	156	72	12	44	527	463	403	341	273	231	161	133	84	21	
3	481	431	414	370	274	250	188	117	20	43	23	520	464	380	370	282	216	197	113	64	6	43	502	433	400	370	303	218	196	149	27	59	
2	479	446	405	348	268	224	192	151	74	19	22	525	474	404	348	306	230	173	125	104	20	42	516	475	389	348	313	239	5	147	98	35	
-	478	425	372	319	266	213	160	107	54	-	21	501	460	386	319	314	240	206	150	63	15	41	523	448	384	319	281	254	195	134	100	13	
Σ/ /2	-	2	က	4	ည	9	7	ω	6	5	∑ Z	-	~	က	4	2	9	_	∞	တ	10	∑/ Z	-	2	က	4	ഹ	9	_	∞	တ	2	





18/18







	SIFICATION OF SUBJECT MATTER .Cl ⁷ H03M13/23, 13/27, 13/29, 1	L3/45	
According to	o International Patent Classification (IPC) or t both na	ational classification and IPC	
B. FIELDS	S SEARCHED		
Minimum de Int.	ocumentation searched (classification system followed Cl ⁷ H03M13/00	by classification symbols)	
	tion searched other than minimum documentation to the		
Electronic d	ata base consulted during the international search (nam	ne of data base and, where practicable, sea	rch terms used)
C. DOCU	MENTS CONSIDERED TO BE RELEVANT		
Category*	Citation of document, with indication, where ap		Relevant to claim No.
х	WO, 96/24196, A (Philips Electron AB), 08 August, 1996 (08.08.96), column 3 & WO, 96/24098, A & EP, 7543; & EP, 760182, A & JP, 9-51; & JP, 9-511606, A & US, 5737; & US, 5799033, A	20, A	1-10
P,X X	EP, 1045521, A2 (Nortel Network 18 October, 2000 (18.10.00), "Summary of the Invention" (Par. & CA, 2268853, A & CN, 1272 & JP, 2001-57521, A JP, 5-244020, A (International Corporation), 21 September, 1993 (21.09.93), Par. Nos. [0013] to [0015], & US, 5299208, A	Nos. [0005] to [0014]),	1-10
Further	r documents are listed in the continuation of Box C.	See patent family annex.	
"A" docume consider date "L" docume cited to special "O" docume means "P" docume than the	categories of cited documents: ent defining the general state of the art which is not red to be of particular relevance document but published on or after the international filing ent which may throw doubts on priority claim(s) or which is establish the publication date of another citation or other reason (as specified) ent referring to an oral disclosure, use, exhibition or other ent published prior to the international filing date but later e priority date claimed	"T" later document published after the interpriority date and not in conflict with the understand the principle or theory under document of particular relevance; the considered novel or cannot be considered step when the document is taken alone document of particular relevance; the considered to involve an inventive step combined with one or more other such combination being obvious to a person document member of the same patent for the same	te application but cited to erlying the invention claimed invention cannot be red to involve an inventive claimed invention cannot be to when the document is documents, such a skilled in the art family
	Tune, 2001 (19.06.01)	03 July, 2001 (03.07	·.01)
	nailing address of the ISA/ nese Patent Office	Authorized officer	
Facsimile No	s.	Telephone No.	

		101/03/32
C (C ntinua	ation). DOCUMENTS CONSIDERED TO BE RELEVANT	
Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
P,X	EP, 1030455, A2 (NTT Mobile Communications Network Inc.), 23 August, 2000 (23.08.00), "Summary of the Invention" (Par. Nos. [0012] to [0020]), & JP, 2000-353965, A& AU, 200017603, A & CA, 2298919, A & CN, 1274202, A	1-10
x	WO, 99/12265, A (Sony Corporation, Robert J. McEliece), 11 March, 1999 (11.03.99), columns 10 to 12 & US, 6233711, A	1-10
X	& US, 6233711, A WO, 99/25069, A (NTT Ido Tsushinmo K.K.), 20 May, 1999 (20.05.99), column 44 & EP, 952673, A1 & CN, 1246991, A & KR, 2000070038, A	1-10



国際出願番号 PCT/JP01/03952

		<u></u>									
	属する分野の分類(国際特許分類(I PC)) C l ⁷ H O 3 M 1 3 / 2 3, 1 3 / 2 7, 1 3 /	/29, 13/45									
D 997-1-1											
	行った分野										
	最小限資料(国際特許分類(IPC)) Cl'H03M13∕00										
最小限資料以外の資料で調査を行った分野に含まれるもの											
	<u> </u>										
国際調査で使用	用した電子データベース(データベースの名称、	、調査に使用した用語)	·								
C. 関連する	 ると認められる文献										
引用文献の			関連する								
カテゴリー*	引用文献名 及び一部の箇所が関連する	ときは、その関連する箇所の表示	請求の範囲の番号								
х	W0, 96/24196, A (PHILIPS ELECTRONIC 8. 8月. 1996(08.08.96)第3 &W0, 96/24098, A &EP, 754320, A &EP, 7 &JP, 9-511606, A &US, 5737252, A &US,	闌 760182, A &JP, 9−511377, A	1-10								
Р, Х	EP, 1045521, A2 (Nortel Networks Lin (18.10.00) "Summary of the Invent &CA, 2268853, A &CN, 1272733, A &JP, 2	tion"(第[0005]-[0014]段落)	1-10								
X C欄の続き	きにも文献が列挙されている。	□ パテントファミリーに関する別	紙を参照。								
もの 「E」国際 以後に 「L」優先 を 子献 で 「O」 「O」 「G」	のカテゴリー 車のある文献ではなく、一般的技術水準を示す 質日前の出願または特許であるが、国際出願日 公表されたもの 主張に疑義を提起する文献又は他の文献の発行 (は他の特別な理由を確立するために引用する 理由を付す) よる開示、使用、展示等に言及する文献 質日前で、かつ優先権の主張の基礎となる出願	の日の後に公表された文献 「T」国際出願日又は優先日後に公表されり、日願と矛盾するものではなく、多の理解のために引用するもの「X」特に関連のある文献であって、当の新規性又は進歩性がないと考え「Y」特に関連のある文献であって、当上の文献との、当業者にとって自よって進歩性がないと考えられる「&」同一パテントファミリー文献	き明の原理又は理論 当該文献のみで発明 さられるもの 当該文献と他の1以 当明である組合せに								
国際調査を完了	7した日 19.06.01	国際調査報告の発送日 03.07	.01								
日本国	D名称及びあて先 国特許庁 (ISA/JP) 郵便番号100-8915	特許庁審査官(権限のある職員) 近藤 聡 ・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・	5 K 8 7 3 0								
	第千代田区段が関三丁目 4 番 3 号	電話番号 03-3581-1101	内線 3555								

国際調査報告

国際出願番号 PCT/JP01/03952

C(続き).	関連すると認められる文献		
引用文献の			関連する
カテゴリー*			請求の範囲の番号
X	JP, 5-244020, A(インターナショナル・ピジネス・マシーンス゚・: 21.9月.1993(21.09.93)第【00 段落 &US, 5299208, A		1-10
Р, Х	EP, 1030455, A2 (NTT MOBILE COMMUNICATIONS 23.8月.2000(23.08.00)"SUMMARY (第[0012]-[0020]段落) &JP, 2000-353965, A &AU, 200017603, A &CA &CN, 1274202, A	OF THE INVENTION"	1-10
X	WO, 99/12265, A(ソニー株式会社, マックリース ロバ 11.3月.1999(11.03.99)第10万 &US, 6233711, A	- ·	1-10
x	WO, 99/25069, A (エヌ・ティ・ティ移動通信網株式会社 (20.05.99) 第 4 4 欄 &EP, 952673, A1 &CN, 1246991, A &KR, 20000		1-10
	•		